

Rafael Fabián Arrebola Pérez

Formación Académica y Cuerpo Docente:

Ingeniero de Telecomunicación por la Universidad Politécnica de Madrid (1989), Doctor Ingeniero de Telecomunicación por la Universidad de Málaga (1998) y Profesor Titular de Universidad del área de Tecnología Electrónica (2001).

Perfil Investigador:

Su labor investigadora se enmarca dentro de la Visión por computador y el Tratamiento digital de imagen, más concretamente en los Sistemas de Visión Multirresolución y en la Caracterización de contornos digitales, acreditando 2 sexenios de investigación y un índice H igual a 13 en Google Académico. En cuanto a transferencia de conocimiento, ha participado en numerosos proyectos con empresas como Telefónica I+D (en el marco Plan Nacional de Banda Ancha y dentro del área de los Sistemas Multimedia Empotrados), ELIOP S.A. (en el ámbito de la Visión por Computador y el Procesado Digital Imagen) y Fujistu (en el desarrollo de Aplicaciones Software).

Perfil Docente:

En diciembre de 1990 se incorpora a la Universidad de Málaga. Ha impartido asignaturas del área de Tecnología Electrónica de tanto de carácter básico (primer ciclo) como Electrónica Digital, Sistemas Digitales y laboratorios asociados, como de carácter más específico como Sistemas Digitales Avanzados, Sistemas Digitales para Procesado de Señal y Procesadores de Señal y Multimedia, acreditando 5 quinquenios docentes. Finalmente, en estudios de doctorado y máster, ha impartido cursos y asignaturas relacionadas con los Sistemas de Visión Multirresolución.

Ha dirigido más de 40 Trabajos Fin de Estudios (PFC, TFG y TFM) y 2 Tesis Doctorales.

Gestión:

Subdirector de Coordinación (2003-2004), Subdirector de Investigación (2004-2008) y Coordinador de Movilidad (2005-2008) de la Escuela Técnica Superior de Ingeniería de Telecomunicación de la Universidad de Málaga.

Director del Departamento de Tecnología Electrónica de la Universidad de Málaga (2008-2012).

Director de la Escuela Técnica Superior de Ingeniería de Telecomunicación de la Universidad de Málaga desde mayo de 2012.

Experiencia Laboral:

Durante 2 años y 4 meses ha trabajado como Ingeniero de Software de Tiempo Real en la División de Radar de Ceselsa (Indra), participando en el desarrollo del primer procesador de señal del radar tridimensional 3D-LANZA y adquiriendo experiencia en Procesadores de Señal (DSP), Sistemas Operativos en tiempo real y Sistemas basados en Microprocesadores de propósito general.

Páginas Web:

http://www.uma.es/departamento-de-tecnologia-electronica/info/54435/dte_rfarrebola/