學生姓名	學位	論　文　名　稱	完成日期
1.　楊○霖	碩士	高效率排序與搜尋策略之低複雜度軟式輸出　APSK　檢測器設計:演算法與硬體實現	民國114/08
1.　楊○霖	碩士	高效率排序與搜尋策略之低複雜度軟式輸出　APSK　檢測器設計:演算法與硬體實現	民國114/08
2.　謝○蓁	碩士	多模式APSK空間調變多天線系統之低複雜度最大概似偵測演算法硬體架構設計與實現	民國114/08
3.　羅○澳	碩士	應用於B5G衛星通訊系統之多模式修改型固定複雜度球形解碼振幅與相位移鍵調變訊號軟式輸出檢測器硬體設計	民國114/08
4.　曾○暉	碩士	多路徑通道環境下APSK硬式檢測器設計與硬體實現	民國114/08
5.　蔡○亭	碩士	以最小平方差為基礎的 5G 通訊用戶定位與硬體實現	民國113/08
6.　黃○紘	碩士	數位衛星廣播多模式 APSK 訊號檢測器硬體設計與實現	民國113/08
7.　陳○昌	碩士	利用前導訊號重複性結構設計窄帶物聯網下行鏈路初始同步	民國113/08
8.　董○甫	碩士	使用NB-IoT信號之TOA/AOA混合定位法	民國113/08
9.　李○宇	碩士	適用 於 5G NR 下行鏈 路 Type I 預編碼的碼 字 挑選演算法	民國113/08

10. 陳○勳	碩士	基於 5G 通訊的單載波分頻多重存取系統之多種基底離散傅立葉轉換演算法及處理器硬體實現	民國113/08
11. 蕭○豪	碩士	多天線SC-FDMA的軟式輸出檢測器研究	民國112/12
12. 林○銓	碩士	衛星通訊都普勒頻率之計算	民國112/12
13. 鄭○文	碩士	基於5G NR 的非地面網路的時間頻率同步演算法與硬體實現	民國112/12
14. 劉○廷(與朱元三老師共同指導)	碩士	Alamouti空時區塊編碼之多模式多天線系統樹狀搜尋軟式輸出檢測器硬體設計與實現	民國112/08
15. 劉○維(與朱元三老師共同指導)	碩士	適用於8×8多天線系統之平行化樹狀搜尋檢測器硬體設計與實現	民國112/08
16. 林○祺	碩士	單載波分頻多重存取系統之多模式離散傅立葉轉換處理器硬體實現	民國112/08
17. 陳○仰	碩士	使用擴展Kalman 濾波器於GPS 導航系統追蹤定位之研究	民國112/08
18. 賴○廷	碩士	使用NB-IoT信號下基於TDOA之定位法	民國112/08
19. 翁○寬	碩士	非地面網路之窄帶物聯網下行鏈路時間與頻率同步演算法與硬體實現	民國111/08

20. 劉○威	碩士	3GPP R.13 窄頻物聯網下行鏈路之設計與硬體實現	民國111/08
21. 劉○慧	碩士	3GPP R.13 窄頻物聯網上行鏈路之檢測器設計與硬體實現	民國111/08
22. 李○炫	碩士	非正交稀疏碼多重存取系統之樹狀搜尋檢測器硬體架構設計與實現	民國111/08
23. 楊○訢	碩士	應用於窄帶物聯網系統之多用戶上行鏈路同步技術及其硬體實現	民國111/08
24. 黃○豪	碩士	功率域非正交多重存取系統之軟式輸出檢測器模擬與硬體實現	民國111/08
25. 張○偉	碩士	大型多輸入多輸出天線系統下的最小均方誤差軟式輸出檢測器之硬體實現	民國110/07
26. 蔡○哲	碩士	支援Alamouti空時區塊編碼和空時多工多模式多天線系統功能之樹狀搜尋軟式輸出檢測器硬體架構設計	民國110/07
27. 柯○宏	碩士	陣列信號處理之快速子空間追蹤的硬體實現	民國110/07
28. 賴○城	碩士	第四代行動通訊上行鏈路Householder碼本之最小均方差選碼法則的硬體架構設計與實現	民國110/07
29. 姜○旭 (與朱元三老師共同指導)	碩士	空間調變多天線系統之快速軟式輸入軟式輸出檢測器晶片設計與實現	民國110/07
30. 陳○賓	碩士	廣義空間調變下固定複雜度樹狀搜尋檢測器之進一步硬體架構實現	民國110/02

31. 蘇○翔	碩士	快速傅立葉轉換處理器之硬體實現基於濾波正交分頻多工發射機	民國110/02
32. 李○揚	碩士	低複雜度濾波正交分頻多工發射機之設計與空間調變多天線系統軟式輸出檢測器之硬體實現	民國109/07
33. 陳○誠	碩士	第五代行動通訊下行鏈路功率域非正交多重存取系統之檢測器改善	民國109/07
34. 唐○晏	碩士	離散傅立葉轉換擴展正交分頻多工通訊系統之模擬與硬體實現	民國109/07
35. 王○綸	碩士	基於偏移正交振幅調變之濾波器組多載波系統的模擬與硬體實現	民國108/07
36. 林○佳	碩士	非正交稀疏編碼多工存取系統之模擬與硬體實現	民國108/07
37. 蔡○廷	碩士	下行鏈路功率域非正交多重存取收發機系統之模擬與硬體實現	民國108/07
38. 曾○源	碩士	第5代行動通訊通用濾波多載波系統之架構模擬與硬體實現	民國108/07
39. 高○智	碩士	廣義分頻多工系統低複雜度收發機之模擬與硬體實現	民國108/07
40. 陳○仁	碩士	第5代行動通訊模式多重接取系統之架構模擬與實現	民國108/07
41. 蔡○廷	碩士	IEEE 802.11n/ac 無線區域網路壓縮波束成形權重反饋預編碼子系統的低複雜度硬體實現	民國107/07
42. 葉○志	碩士	空間調變多天線系統之低複雜度最大概似偵測演算法硬體架構設計與實現	民國107/07

43. 黃○愷	碩士	多天線系統下串聯式多棵樹軟性輸出檢測器之硬體架構設計	民國107/07
44. 池○諺	碩士	具有編碼簿之毫米波通訊系統的波束校準技術研究	民國107/07
45. 周○鵬	博士	Some Baseband Signal Processing Techniques for the MIMO-OFDM Receiver	民國107/07
46. 楊○禮	碩士	任意維度矩陣雙對角化之可擴展硬體架構	民國107/07
47. 卓○中	碩士	3GPP LTE-A Release 13 下行鏈路預編碼多天線系統碼字挑選器的硬體架構設計與實現	民國106/07
48. 柯○光	碩士	硬體效能改善具有最大概似增強功能之平行化多棵樹軟式輸出檢測器	民國106/07
49. 吳○展	碩士	可調整的硬體設計與實現應用於格拉姆矩陣之反矩陣運算	民國106/07
50. 黃○璁	碩士	空間調變多天線系統使用多根觸發傳送天線的低複雜度列舉偵測演算法硬體架構設計與實現	民國106/07
51. 陳○甫	碩士	平行化多棵樹之軟性輸出搜尋檢測器硬體架構設計與實現	民國105/07
52. 鄧○銓	碩士	多天線系統下適用256-QAM調變平行化多棵樹軟式輸出檢測器後端計算之硬體架構設計	民國105/07
53. 陳○傑	碩士	完全符合IEEE 802.11n/ac無線區域網路下壓縮波束成形權重反饋預編碼的計算演算法與硬體實現	民國105/07
54. 吳○叡	碩士	適用於3GPP LTE 下行鏈路預編碼系統碼字挑選器的改善硬體架構設計與實現	民國105/07
55. 涂○博	碩士	適用於 IEEE 802.11n 環境之 Alamouti 傳輸模式的模擬與分析	民國105/07
56. 鍾○翰	碩士	3GPP LTE下多天線預編碼系統下行鏈路碼字挑選的低複雜度硬體架構設計與實現	民國104/07

57. 武○佑	碩士	在 SDM-MIMO 多天線系統下高吐量之平行化多棵樹軟性輸出搜尋檢測器硬體架構設計	民國104/07
58. 曾○興	碩士	IEEE 802.11 n/ac 無線區域網路系統下預編碼子系統結合檢測器預處理之硬體架構設計	民國104/07
59. 林○正	碩士	多輸入輸出正交分頻多工系統下預編碼子系統之硬體實現	民國103/07
60. 龍○佑	碩士	具有空時碼之多模式多天線-正交分頻多工系統之樹狀搜尋檢測器硬體架構設計與實現	民國103/07
61. 邱○儒	碩士	多天線正交分頻多工系統下使用LORD演算法之Soft-Output檢測器前端QR分解之硬體-平行架構設計	民國103/07
62. 汪○擇	碩士	多天線正交分頻多工系統下使用LORD演算法之Soft-Output檢測器前端QR分解之硬體-串列架構設計	民國103/07
63. 林○暐	碩士	應用於SDM與DSTTD多天線系統下之樹狀搜尋Hard-output檢測器及LORD前置處理的Soft-output檢測器之硬體架構研究	民國103/07
64. 邱○甯	博士	Signal Processing and Performance Analysis for the Layered Alamouti Space-Time Block Coding MIMO System	民國102/07
65. 劉○瑜	碩士	適用於多層次與混合式Alamouti時空區塊編碼多天線系統下高速QR分解之硬體實作	民國102/07
66. 黃○祥	碩士	多天線系統下MMSE前置處理MIMO樹狀搜尋檢測器硬體架構設計與實現	民國102/07
67. 閔○元	碩士	DSTTD多天線系統下以ZF和MMSE前置處理之樹狀搜尋檢測器硬體架構設計與實現	民國102/07
68. 蔡○昌	碩士	多天線系統下MMSE　QR分解預處理之硬體架構設計與實現	民國102/07
69. 劉○婷	碩士	SE列舉法與合併排序法在K-Best解碼之硬體架構及實現上的差異	民國102/07
70. 曾○凱	碩士	DSTTD多天線系統下K-Best與FSD檢測器之硬體架構設計與實現	民國102/07

71. 洪○修	碩士	適用多層次與混合式Alamouti時空區塊編碼高速MMSE-QR分解之硬體架構設計與實現	民國102/07
72. 黃○豪	碩士	頻率偏移下單載波分頻多重存取技術之不同等化方式比較	民國101/07
73. 林○申	碩士	實用的3GPP　LTE多天線系統預編碼矩陣挑選演算法及其複雜度分析	民國101/07
74. 丁○銘	碩士	預先編碼多輸入輸出正交分頻多工系統在空間通道模型下的分析	民國101/07
75. 吳○叡	碩士	DSTTD多天線系統下K-Best檢測器之硬體架構與實現	民國101/07
76. 鄭○碁	碩士	DSTTD多天線系統下QR分解預處理之硬體架構設計與實現	民國101/07
77. 林○豐	碩士	多天線系統下QR分解預處理之硬體架構設計與實現	民國100/07
78. 林○宇	碩士	適用於有限回饋波束成形多天線系統之快速選碼技術	民國100/07
79. 王○融	碩士	適用於MIMO系統腓特比解碼器的低複雜度軟性輸出偵測器	民國100/07
80. 張○豪	碩士	多天線系統下K-Best檢測器之硬體架構與實現	民國100/07
81. 吳○漢	碩士	適用於正交分頻多工系統中的多種訊雜比估計演算法之比較及其CRLB 之分析	民國99/07
82. 董○善	碩士	適用於有限回饋多輸入多輸出系統之快速選取波束成形向量演算法	民國99/07
83. 王○賢	碩士	應用於無線區域網路之自動增益控制架構研究	民國99/07
84. 鄭○臻	碩士	適用於高速移動MIMO-OFDM系統的通道追蹤與等化技術	民國99/07
85. 鄭○嘉	碩士	瑞雷衰減通道模擬方法之分析比較	民國99/07
86. 王○昱	碩士	適用於循環延遲分集技術的無線區域網路接收機前端電路設計	民國98/07
87. 黃○彥	碩士	運用STBC正交性去設計與實現IEEE 802.11n基頻接收機訊號偵測硬體架構	民國98/07
88. 林○欣	碩士	超寬頻低雜訊放大器設計	民國98/07

89. 蕭○元	碩士	OFDM系統之通道估測與等化方法研究	民國98/07
90. 吳○頤	碩士	頻率偏移盲估測演算法應用於正交分頻多工系統之探討	民國98/07
91. 李○愷	碩士	適用於OFDM系統中的基頻內層接收機技術	民國98/07
92. 曾○凱	碩士	適用於空間多工的多輸入多輸出系統之低複雜度球形解碼	民國97/07
93. 張○帆	碩士	適用於4-by-4混合型時空碼解碼之設計及效能分析	民國97/07
94. 盧○遠	碩士	IEEE 802.16e初始上傳同步研究	民國97/07
95. 黃○原	碩士	適用於高速移動正交分頻多工系統的通道追蹤與等化技術	民國97/07
96. 葉○育林	碩士	適用於MIMO系統之V-BLAST偵測的快速演算法	民國96/07
97. 黃○魁	碩士	2x2 MIMO-OFDM無線區域網路基頻接收機實現與設計	民國96/07
98. 陳○麒	碩士	球形解碼器演算法的研究和其複雜度的分析	民國96/07
99. 許○詩	碩士	適用於WLAN　OFDM系統之IQ不平衡、相位雜訊與通道補償技術	民國96/07
100. 林○君	碩士	WLAN　MIMO-OFDM系統的通道、雜訊變異量及訊雜比估計	民國96/07
101. 邱○錡	碩士	MIMO-OFDM無線區域網路基頻傳收機的模擬與效能分析	民國95/07
102. 廖○鈞	碩士	正交分頻多工系統中使用超取樣訊號的時序同步技術	民國95/07
103. 徐○力	碩士	MIMO-OFDM無線區域網路基頻接收端通道估計及相位追蹤硬體架構設計與實現	民國95/07
104. 楊○榮	碩士	MIMO-OFDM無線區域網路基頻接收機同步電路設計與實現	民國95/07
105. 姜○嶧	碩士	MIMO-OFDM無線區域網路基頻傳送端硬體架構設計與實作	民國95/07
106. 邱○甯	碩士	MIMO-OFDM無線區域網路的通道分析與電腦模擬	民國95/07
107. 劉○傑	碩士	適用於高速移動環境下的無線區域網路通道追蹤技術	民國95/07
108. 張○仁	碩士	高速移動多媒體系統的效能分析	民國94/07

109. 江○凱	碩士	高速移動多媒體系統之超取樣信號偵測技術	民國94/07
110. 馮○堯	碩士	於正交分頻多工系統中使用超取樣技術之相位追蹤演算法與其效能分析	民國94/07
111. 湯○嵐	碩士	正交分頻多工系統中使用超取樣訊號的頻率同步技術	民國94/07
112. 張○祐	碩士	IEEE 802.11a系統之PAPR削減法效能評估與優化及其基頻傳送機硬體架構設計與實作	民國94/01
113. 吳○憲	碩士	IEEE 802.11a 接收機之通道估計與相位追蹤硬體電路設計與實作	民國93/07
114. 孫○謙	碩士	利用循環字首改善通道估測於IEEE 802.11a 系統	民國93/07
115. 黃○清	碩士	IEEE 802.11a 基頻接收機頻率與時序同步電路設計	民國93/07
116. 黃○廷	碩士	以FPGA實現可用於 IEEE 802.11g 和WCDMA的載波偵測電路實作	民國93/07
117. 蘇○禎	碩士	IEEE 802.11a 基頻接收機之分集結合技術和外接收機的硬體設計	民國93/07
118. 林○賢	碩士	IEEE 802.11a基頻收發機之脈波調整、數位類比轉換器和時序估測電路設計實作	民國93/07
119. 張○瑋	碩士	IEEE 802.11a 基頻接收機時序同步之設計與IEEE 802.11a 收發機與電腦之間UART介面之設計	民國93/07
120. 陳○武	碩士	IEEE 802.11a 信號偵測技術的研究	民國92/07
121. 江○衛	碩士	IEEE 802.11a 精確時間同步的研究	民國92/07
122. 陳○宏	碩士	寬頻分碼多工存取系統中空域時域方塊碼的解碼演算法的研究	民國91/07
123. 張○群	碩士	數個盲蔽式多用戶檢測器之分析比較	民國91/07
124. 蔡○任	碩士	寬頻分碼多工存取系統中封閉式傳送分集通道估計技術之研究	民國91/07
125. 黎○傑	碩士	分碼多工存取系統中的新式盲蔽多用戶通道估測技術	民國91/07
126. 徐○生	碩士	二級群組序列式干擾消除檢測器在寬頻分碼多工存取系統之研究	民國90/07
127. 林○修	碩士	空域時域二維犁耙式接收器在寬頻分碼多工存取系統的研究	民國90/07

128. 賴○宏	碩士	分碼多重進階系統的定模數法則耙型接收器	民國90/07