

```

<div style="text-align: justify;"><span style="font-family: times;"><br /></span></div><a
name="home">

</a>

<div style="text-align: center;">

<a href="http://muhammaddimas211006.blogspot.com"><span style="color: black; font-family:
times;">[KEMBALI KE MENU SEBELUMNYA]</span></a></div>

<span style="font-family: times;"><div style="text-align: justify;"><br /></div>

</span><center>

<div style="background-color: white; border: 2px dashed rgb(23, 128, 221); height: 240px; overflow:
auto; padding: 10px; text-align: center; width: 330px;"><div style="text-align: center;"><b
style="font-family: times;">DAFTAR ISI</b></div>

<div style="text-align: justify;">

<a href="#kondisi"><span style="color: black; font-family: times;">1. Kondisi</span></a></div>

<div style="text-align: justify;">

<a href="#hardware"><span style="color: black; font-family: times;">2. Gambar Rangkaian
Simulasi</span></a></div>

<div style="text-align: justify;">

<a href="#rangkaian"><span style="color: black; font-family: times;">3. Video
Simulasi</span></a></div>

<div style="text-align: justify;">

<a href="#flowchart"><span style="color: black; font-family: times;">4. Prinsip
Kerja</span></a></div>

<div style="text-align: justify;">

<a href="#listing"><span style="color: black; font-family: times;">5. Link
Download</span></a></div>

<div style="text-align: left;">

</div>

</div>

</center>

<span><span style="font-family: times; font-size: small;"><b><div style="text-align:
justify;"><span><span style="font-size: small;"><b><br /></b></span></span></div><div
style="text-align: justify;"><b>1. Kondisi</b>

<a name="kondisi"></a>

<a href="#home">[Kembali]</a></div></b></span></span><div style="text-align: justify;"><span
style="font-family: times;"><br /></span></div><div style="text-align: justify;"><span

```


maka outputnya tidak mengalami perubahan. Switch SPDT 7 terhubung dengan kaki reset JK flip flop pertama, kedua, ketiga, dan keempat. Kaki set dan reset akan diatur menjadi logika 1 agar tidak aktif, karena di sini kaki set dan reset memiliki prinsip kerja aktif low. Dikarenakan kaki set dan reset tidak aktif, maka yang berpengaruh terhadap output JK flip flop adalah inputan J, K dan clocknya.

JK flip flop pertama, kedua, ketiga, keempat akan mendapatkan inputan clock dari output gerbang AND. Agar inputan clock pada JK flip flop aktif atau berlogika 1, maka kita harus mengatur Switch SPDT 5 terhubung dengan power supply, sehingga memberikan indikasi logika 1. Jadi, saat clock inputan pada kaki gerbang AND berlogika 1 dan kaki inputan gerbang AND yang satunya (berasal dari Switch SPDT 5) juga berlogika 1, maka akan menghasilkan output berlogika 1, ini yang akan menjadi inputan pada clock JK flip flop. Inputan J dan K flip flop kedua dan seterusnya, berasal dari output Q dan Q' flip flop sebelumnya.

Sesuai dengan kondisi percobaan, kita harus membuat outputnya dibatasi sampai 1010. Rangkaian ini termasuk ke dalam rangkaian shift register dengan jenis SISO (Serial In Serial Out), yaitu jenis shift register yang melakukan pengiriman data secara serial dan mengeluarkan data secara serial. Data akan masuk pertama kali yaitu yang LSBnya, dan terakhirnya baru MSB.

5. Link Download

[Kembali](#)

[Kembali](#)

Download file HTML

[Download file rangkaian](#)

[Download file video simulasi](https://drive.google.com/uc?export=download&id=1F_bLBqzV-G-t3UJ1uqS8m0JsDbApUhlz)

[Download datasheet JK Flipflop](https://drive.google.com/uc?export=download&id=1TG_C58QznzsH8z0ILZzTq0YCDrwd_x6J)

[Download datasheet gerbang AND](https://drive.google.com/uc?export=download&id=1GqoVRPrKyMY314_-o2DNaXJC1zCypKmG)

[Download Datasheet Gerbang NOT](https://drive.google.com/uc?export=download&id=1R8JcqStNivZxOzbHS5zriuxCFFcSePP3)

[Download Datasheet switch SPDT](#)

[\[klik di sini\]](https://drive.google.com/uc?export=download&id=1ZnlOkqB5NY87FZ9DvxTnmpm4cH-w4RVF)

Download Datasheet logicprobe

[\[klik di sini\]](https://drive.google.com/uc?export=download&id=1YBioi4IjK8vVyBtli51x9mhUw3O7466g)

Times New Roman