

```

<a name="home">

<p></p><div><br /></div></a><div style="text-align: center;"><a name="home">

</a><a href="https://dhellaym213003.blogspot.com/2023/06/modul-4.html"><span style="font-size:
medium;">[KEMBALI KE MENU SEBELUMNYA]</span></a></div>

<span style="font-size: medium;"><br />

</span><center>

<div style="background-color: white; border: 2px dashed rgb(23, 128, 221); height: 240px; overflow: auto;
padding: 10px; text-align: center; width: 330px;">

<span style="font-size: medium;"><b>DAFTAR ISI</b>

<br />

</span><div style="text-align: left;">

<a href="#kondisi"><span style="font-size: medium;">1. Kondisi</span></a></div>

<div style="text-align: left;">

<a href="#rangkaian"><span style="font-size: medium;">2. Rangkaian Simulasi</span></a></div>

<div style="text-align: left;">

<a href="#video"><span style="font-size: medium;">3. Video</span></a></div>

<div style="text-align: left;">

<span style="font-size: medium;"><a href="#prinsip">4. Prinsip Kerja</a><br />

</span><div style="text-align: left;">

<a href="#link"><span style="font-size: medium;">5. Link Download</span></a></div>

</div>

</div>

</center>

<span style="font-family: &quot;times&quot; , &quot;times new roman&quot; , serif;"><span
style="font-family: &quot;times&quot; , &quot;times new roman&quot; , serif; font-size:
medium;"><b><div><span style="font-family: &quot;times&quot; , &quot;times new roman&quot; ,
serif;"><span style="font-family: &quot;times&quot; , &quot;times new roman&quot; , serif;"><b><br
/></b></span></span></div>1. Kondisi</b>

<a name="kondisi"></a>

<a href="#home">[Kembali]</a></span></span><div><span style="font-family: times, times new roman,
serif; font-size: medium;"><br /></span></div><div><span style="font-family: times, times new roman,
serif; font-size: medium;"><u><span style="color: #45818e;">Percobaan 1 Kondisi
</span></u></span><span style="font-family: times, &quot;times new roman&quot;;
serif;">3</span><span style="font-family: times, &quot;times new roman&quot;; serif;"><span
style="font-size: medium;"> <br /></span></span></div><div><h3 style="text-align: justify;"><span
style="font-family: times; font-size: small; font-weight: normal;">Buatlah rangkaian seperti gambar

```

percobaan 1 dengan output menjadi seven segment common

anoda</h3><div><div><div>2. Rangkaian Simulasi

[Kembali]</div><div> <div class="separator" style="clear: both; text-align: center;"></div>
</div><div>

3. Video

[Kembali]</div><div><div class="separator" style="clear: both; text-align: center;">
</div><div class="separator" style="clear: both; text-align: center;"><object class="BLOG_video_class" contentid="9330e23fbc12e275" height="266" id="BLOG_video-9330e23fbc12e275" width="320"></object></div><div class="separator" style="clear: both; text-align: center;">
</div>
4. Prinsip Kerja

[Kembali]
</div><div style="background-color: white; color: #444444; font-family: Arial, Tahoma, Helvetica, FreeSans, sans-serif; font-size: 13px; text-align: justify;"> Pada percobaan ini, kita menggunakan sebuah rangkaian shift register yang mampu menggeser nilai biner dan melakukan percobaan Serial In/Serial Out, Parallel In/Serial Out, dan Parallel In/Parallel Out. Rangkaian ini terdiri dari 4 buah JK Flip-Flop yang dihubungkan secara seri, di mana output dari JK Flip-Flop ini terhubung ke logic probe. Rangkaian ini memiliki input R-S yang aktif tinggi, sehingga tidak mempengaruhi hasil output. Output rangkaian ini ditentukan oleh input J, K, dan clock. Input clock dipasang secara paralel dan dihubungkan ke gerbang AND yang terhubung ke switch s5.

Selain itu, terdapat IC 74LS47 yang inputnya terhubung ke output rangkaian JK Flip-Flop. Pin BI/RBO berfungsi untuk menahan data output ke penampil 7 segmen (disable output). Jalur RBO aktif ketika logika LOW diberikan. Pin RBI berfungsi untuk menahan sinyal input (disable input). Jalur RBI aktif ketika logika LOW diberikan. Pin LT berfungsi untuk menyalakan semua LED pada penampil 7 segmen. Jalur LT aktif ketika logika LOW diberikan pada jalur tersebut. Output dari IC 74LS47 terhubung ke tujuh segmen penampil. Fungsi IC 74LS47 adalah mengubah

data BCD agar dapat ditampilkan pada 7-segment, dan 7-segment yang digunakan untuk IC 74LS47 adalah 7-segment Common Anoda.

Untuk menguji rangkaian ini, kita dapat memvariasikan saklar. Secara keseluruhan, tipe rangkaian ini termasuk dalam rangkaian serial in serial out (SISO), di mana terdapat satu jalur masukan data dan satu jalur keluaran data. Dapat dilihat bahwa rangkaian ini memiliki input JK flip-flop pertama dan JK flip-flop terakhir sebagai outputnya. Pada tipe register SISO ini, data dikirimkan dengan menggeser bit dari bit pertama hingga bit terakhir, dimulai dari LSB, dan data akan keluar saat clock diberikan.

Link Download

[Link](#)

[\[Kembali\]](#)

Link Simulasi Rangkaian <https://docs.google.com/uc?export=download&id=1nTCIX5dc43ufyh8LJobGkOcAewEu01HE>

klik disini

Link Video https://docs.google.com/uc?export=download&id=1FjIm2tIIeAJ-ZPFael5Tm_7OYMs0dwEq

klik disini

Link HTML [klik disini](#)

Datasheet JK FLIP FLOP <https://docs.google.com/uc?export=download&id=1vJ82vRczRDt45A3LcckfbQJjWK21Sfpy>

klik disini

Datasheet AND Gate https://docs.google.com/uc?export=download&id=1wAxe6PZz7bEQbT8BUqTkEkv_cvBa3Eq2

klik disini

Datasheet Seven Segmen <https://docs.google.com/uc?export=download&id=1OGj0jCN0OqZG2qwtC3bt84kBkwBUE02R>

klik disini

Datasheet SWITCH [klik disini](#)