



UNIVERSITETI I MITROVICES “ISA BOLETINI”

Syllabusi

Fakulteti:	Fakulteti i Inxhinierisë Mekanike dhe Kompjuterike	
Departamenti:	Shkenca Kompjuterike dhe Inxhinieri	
Niveli:	VI	
Kodi i lëndës:	211-CSE	
Lënda:	ELEKTRONIKA DIGJITALE	
Statusi i lëndës:	O	(obligative)
Semestër:	IV	
Numri i orëve në javë:	2+2	
Vlera në kredi – ECTS:	5	
Koha / lokacioni:		
Viti i studimeve:	II	
Mësimdhënësi i lëndës:	Prof. Ass. Dr. Muzfer Shala	
Asistenti i lëndës:	Msc. Halil Sadiku	
Detajet kontaktuese:	Mësimdhënësi	Asistenti
Email:	muzafer.shala@umib.net	halil.sadiku@umib.net
Telefon:	+38349441338	+38344598178

Përshkrimi i lëndës	Familjet e qarqeve dixhitale dhe karakteristikat e funksionimit të tyre. Logjika DL. Logjika RTL. Logjika DTL. Logjika standarde TTL. TTL e avancuar dhe TTL Schottky. ECL. Logjika CMOS. logjika I ² L. Ndërfaqet ndërmjet familjeve të qarqeve dixhitale. Multivibratorë. Qarqe me një goditje dhe 555-Timer. Përforsues operacional. Aplikacionet e amplifikatorëve operacionalë. Konvertuesit A/D dhe D/A.
Qëllimet e lëndës:	Studentët të marrin njohuri mbi: karakteristikat bazë të qarqeve dixhitale, familjet dhe teknikat e qarqeve dixhitale, multivibratorët, amplifikatorët operacionalë, konvertuesit A/D dhe D/A.
Rezultatet e pritura të nxënies:	Pas përfundimit të këtij kursi studentët do të jenë në gjendje të: - realizojnë analiza tipike të qarqeve dixhitale, - projektimi i qarqeve dixhitale në varësi të funksionit logjik dhe teknikës së projektimit, - vlerësojnë performancën e qarqeve dixhitale në mënyrën statike të funksionimit, - vlerësojnë performancën e qarqeve dixhitale në mënyrën dinamike të funksionimit, - realizojnë ndërfaqet ndërmjet qarqeve dixhitale, - realizojnë format e kërkuara valore të sinjaleve dalëse, - projektimi i qarqeve me amplifikatorë operacionalë për operacione të ndryshme.

Programi	java	Ligjërata
	<i>Java e parë:</i>	Familjet e qarqeve dixhitale dhe karakteristikat e funksionimit të tyre
	<i>Java e dytë:</i>	Logjika DL dhe RTL
	<i>Java e tretë:</i>	Logjika DTL
	<i>Java e katërt:</i>	Logjika standarde TTL
	<i>Java e pestë:</i>	Logjika e avancuar TTL dhe logjika Schottky-TTL
	<i>Java e gjashtë:</i>	Logjika ECL
	<i>Java e shtatë:</i>	Logjika CMOS
	<i>Java e tetë:</i>	Logjika I ² L
	<i>Java e nëntë:</i>	Ndërfaqet në qarqet dixhitale
	<i>Java e dhjetë:</i>	Multivibratorë
	<i>Java e njëmbëdhjetë:</i>	Qarqe me një goditje dhe Timer-555
	<i>Java e dymbëdhjetë:</i>	Amplifikatorët operacionalë
	<i>Java e trembëdhjetë:</i>	Aplikimet e amplifikatorëve operacionalë
	<i>Java e katërmëdhjetë:</i>	Konvertuesit A/D
	<i>Java e pesëmbëdhjetë:</i>	Konvertuesit D/A
Literatura	Literatura bazë: [1] Anil K. Maini, “Digital Electronics”, 2007, John Wily & Sons, Inc. [2] Thomas L. Floyd, “Digital Fundamental” Ninth Edition, Prentice Hall, 2008 Literatura shtesë: [1] Thomas L. Floyd, “Electronic device”, Seven Edition, Prentice Hall, 2005	
Metodologjia e mësimdhënies	Ligjërata, ushtrime numerike, ushtrime laboratorike, seminare, diskutime dhe punë në grup.	

	Kontributi në ngarkesën e studentëve (që duhet të korrespondojë me rezultatet e të nxënit të studentëve - 1 kredit ECTS = 25 orë)			
	Aktiviteti	Orë	Ditë/javë	Totali
	Ligjërata	2	15	30
	Sesione ushtrimesh (me TA)	1	15	15
	Punë praktike	1	15	15
	Orë në zyre	1	15	15
	Puna në terren	0	0	0
	Seminare	2	3	6
	Detyre shtëpie	3	2	6
	Vete studim	1	15	15
	Parapërgatitja për provimin final	1	15	15
	Koha e kaluar në provime	2	2	4
	Projekte, prezantime etj.	2	2	4
	Totali			125

Vlerësi mi	Metodologjia e mësimdhënies: (sipas statutit dhe rregullores për studime të UMIB)	
	Teste / Kolokviume	40%
	Test praktik gjatë ushtrimeve	
	Punë seminarike	
	Interpretimi dhe prezantimi i krijimtarisë artistike dhe veprave të tjera	
	Provimi përfundimtar + Vjueshmëria	50%+10%

Mitrovica

Ofruesi i kursit:

Prof. Ass. Dr. Muzfer Shala

(Nënshkrimi)