

```
<a name="home">
</a>
<span style="font-family: times;"><br />
</span><div style="text-align: center;">
<a href="https://novrii223013.blogspot.com/p/modul-1.html"><span style="font-family:
times;">[KEMBALI KE MENU SEBELUMNYA]</span></a></div>
<span style="font-family: times;"><br />
</span><center>
<div style="background-color: white; border: 2px dashed rgb(23, 128, 221); height: 240px; overflow:
auto; padding: 10px; text-align: center; width: 330px;">
<span style="font-family: times;"><b>DAFTAR ISI</b>
<br />
</span><div style="text-align: left;">
<a href="#Jurnal"><span style="font-family: times;">1. Jurnal</span></a></div>
<div style="text-align: left;">
<a href="#Alat dan bahan"><span style="font-family: times;">2. Alat dan Bahan</span></a></div>
<div style="text-align: left;">
<a href="#Rangkaian"><span style="font-family: times;">3. Rangkaian</span></a></div>
<div style="text-align: left;">
<span style="font-family: times;"><a href="#Prinsip Kerja Rangkaian">4. Prinsip Kerja Rangkaian</a><br
/>
</span><div style="text-align: left;">
<span style="font-family: times;"><a href="#Vidio Rangkaian">5. Video Rangkaian</a><br />
</span><div style="text-align: left;">
<span style="font-family: times;"><a href="#Analisa">6. Analisa</a><br />
</span><div style="text-align: left;">
<span style="font-family: times;"><a href="#Download File">7. Download File</a><br />

<br /></span></div>
```


#3d3d3d; font-family: Copse; font-size: 15px; margin: 0px; padding: 0px; text-align: center;"></div><div class="separator" style="border: 0px; box-sizing: border-box; clear: both; color: #3d3d3d; font-family: Copse; font-size: 15px; margin: 0px; padding: 0px; text-align: center;">Gambar 7. Logic Probe</div><div>
</div></div><p>

 3. Rangkaian[kembali]</p><p> </p><p>

 4. Prinsip Kerja Rangkaian[kembali]</p><div class="separator" style="background-color: white; clear: both; color: #3d3d3d; font-family: Copse; font-size: 15px; text-align: justify;"><p class="MsoNormal">Pada percobaan ini, digunakan dua jenis IC yaitu 74LS112 dan 7474. Pada IC 74LS112, kaki R (reset) terhubung ke B0 dengan input 1, kaki S (set) terhubung ke B1 dengan input 1, kaki J terhubung ke B2 dengan input 0, kaki clk terhubung ke B3 dengan input 1, dan kaki K terhubung ke B4 dengan input B4. Output yang dihasilkan adalah Q yang terhubung ke H7 dan Q' yang merupakan komplement dari Q dan terhubung ke H6. Pada IC 7474, kaki D terhubung ke B5 dengan input 0 dan kaki clk terhubung ke B6 dengan input 1. Output yang dihasilkan adalah Q yang terhubung ke H4 dengan input 0 dan Q' yang terhubung ke H3. Jika rangkaian dijalankan, maka hasil outputnya adalah 0 untuk Q dan 1 untuk Q'. Hal ini terjadi karena clk bersifat aktif rendah (active low), yang berarti clk aktif saat berlogika 0. Namun dalam rangkaian ini, clk diberi input 1 sehingga clk tidak aktif dan menghasilkan output

OGr3IxY07SrZJWykDsRmOO4Y1y36KYe0Di7gWoq5NBZKeGY1fLUnpZvBr_p5aq84Jk3HRYGV/w545-h969/WhatsApp%20Image%202024-10-02%20at%2000.22.21.jpeg" width="545" /></div><div class="separator" style="clear: both; text-align: center;"></div>
<div class="separator" style="clear: both; text-align: center;">
</div><p>

 7. Download File [kembali]</p><ul style="background-color: white; color: #3d3d3d; font-family: Copse; font-size: 15px;">HTML klik disiniSimulasi Proteus klik disiniVideo Percobaan klik disiniDatashet IC 74LS112 (J-K Flip Flop) klik disiniDatashet IC 7474 (D Flip Flop) klik disiniDatashet Switch klik disini<p></p>

<p> </p>