

Relazione del progetto di Reti Logiche

Corso di Laurea in Informatica, AA2014-2015

Scuola di Scienze e Tecnologie - Sezione di Informatica - Università di Camerino

Gruppo: nome e cognome dei componenti del gruppo

Progetto: nome del progetto assegnato

Problema proposto:

Riportare il problema proposto

Sommario (da aggiornare se aggiungete qualcosa)

[Definizione delle specifiche](#)

[Sintesi](#)

[Implementazione](#)

[Verifica](#)

**NOTA: IN GIALLO SONO RIPORTATI COMMENTI E INDICAZIONI DA SEGUIRE.
ELIMINATE I MIEI COMMENTI E/O AGGIORNATE LE INFORMAZIONI NELLA VERSIONE
DA CONSEGNARE**

Definizione delle specifiche

Interpretazione del problema proposto e assunzioni che fate per la soluzione del problema.

Specifiche e funzioni del circuito da realizzare.

Sintesi

In questa sezione andranno le informazioni per la sintesi del circuito come: tabelle di verità, equazione booleane, determinazione degli stati, diagrammi di stato, equazioni d'ingresso e di uscita dei flip-flop, e quanto ritenete opportuno per la sintesi del problema.

Implementazione

In questa sezione andrà la descrizione del circuito implementato.

Verifica

In questa sezione andrà inserito quanto farete per la verifica della correttezza funzionale e della sua aderenza alle specifiche iniziali.