

MODUL 1 PERCOBAAN 1 KONDISI 1

Buatlah sebuah rangkaian lengkap yang memuat 2 gerbang AND dengan 3 input dan 4 input kemudian gerbang OR dengan 2 dan 4 input, kemudian 1 gerbang XOR dan 2 gerbang XNOR

Dan output akhir rangkaian keseluruhannya ditunjukkan dengan LED atau LOGIC PROBE

Dimana input awal berupa 3 saklar SPDT.

