

```
<a name="home">

</a>

<span style="font-family: helvetica;"><br />

</span><div style="text-align: center;">

<a href="https://fhahrezyt211031.blogspot.com/2023/05/prak-sisdig.html"><span
style="font-family: helvetica;">[KEMBALI KE MENU SEBELUMNYA]</span></a></div>

<span style="font-family: helvetica;"><br />

</span><center>

<div style="background-color: white; border: 2px dashed rgb(23, 128, 221); height: 240px; overflow:
auto; padding: 10px; text-align: center; width: 330px;">

<span style="font-family: helvetica;"><b>DAFTAR ISI</b>

<br />

</span><div style="text-align: left;">

<a href="#kondisi"><span style="font-family: helvetica;">1. Jurnal</span></a></div>

<div style="text-align: left;">

<a href="#hardware"><span style="font-family: helvetica;">2. Alat dan Bahan</span></a></div>

<div style="text-align: left;">

<a href="#rangkaian"><span style="font-family: helvetica;">3. Rangkaian Simulasi</span></a></div>

<div style="text-align: left;">

<a href="#flowchart"><span style="font-family: helvetica;">4. Prinsip Kerja
Rangkaian</span></a></div>

<div style="text-align: left;">

<a href="#listing"><span style="font-family: helvetica;">5. Video Rangkaian</span></a></div>

<div style="text-align: left;">

<a href="#video"><span style="font-family: helvetica;">6. Analisa</span></a></div>

<div style="text-align: left;">

<span style="font-family: helvetica;"><a href="#prinsip">7. Link Download</a><br />

</span></div>

</div>

</center>

<span><span style="font-family: helvetica; font-size: small;"><b><div><span><span style="font-size:
small;"><b><br /></b></span></span></div>1. Jurnal</b>
```


[Kembali]<div><div class="separator" style="clear: both; text-align: center;"></div><div class="separator" style="clear: both; text-align: center;">
</div></div><div><div>

2. Alat dan Bahan

[Kembali]</div><div><div style="background-color: white; color: #505050;"><div class="separator" style="clear: both; text-align: center;">
</div><div class="separator" style="clear: both; text-align: center;"><div class="separator" style="border: 0px; box-sizing: border-box; clear: both; color: #444444; margin: 0px; padding: 0px;"></div><br style="box-sizing: border-box; color: #444444;" /><ol style="border: 0px; box-sizing: border-box; color: #444444; margin: 0px 0px 20px 20px; padding: 0px 0px 0px 20px; text-align: left;"><li style="border: 0px; box-sizing: border-box; margin: 0px; padding: 0px;"> Panel DL 2203C <li style="border: 0px; box-sizing: border-box; margin: 0px; padding: 0px;"> Panel DL 2203D <li style="border: 0px; box-sizing: border-box; margin: 0px; padding: 0px;"> Panel DL 2203S

style="border: 0px; box-sizing: border-box; line-height: 24px; margin: 0px; padding: 0px;"> <li style="border: 0px; box-sizing: border-box; margin: 0px; padding: 0px;">Jumper<div class="separator" style="border: 0px; box-sizing: border-box; clear: both; color: #444444; margin: 0px; padding: 0px;"></div></div></div><div style="background-color: white; color: #505050;"> </div></div></div>

3. Rangkaian Simulasi

[Kembali]</div><div><div><div>Percobaan 2 T flip-flop dan aplikasinya </div><div>1. Buatlah rangkaian seperti pada gambar 7. Hubungkan Output Q dan Q dengan LED H7 & H6. </div></div><div class="separator" style="clear: both; text-align: center;"></div>2. Buatlah kondisi Switch B0 s/d B4 seperti pada jurnal yang telah disediakan dan catat kondisi logika LED H0 & H1 nya</div></div><div class="separator" style="clear: both; text-align: center;">
</div>Setelah kita merangkai rangkaian tersebut pada panel DL2203D, panel DL2203S, panel DL2203C</div><div class="separator" style="clear: both; text-align: center;"></div><div class="separator" style="clear: both; text-align: center;"><span
style="font-family: helvetica;">
</div></div><div>

4. Prinsip Kerja Rangkaian

[Kembali]</div><div><span style="font-family:
helvetica;"><div><div>Dapat dilihat pada jurnal praktikum pada
percobaan 2, Untuk kondisi pertama, diketahui input $T(B2) = \text{don't care}$; $PRE(B1) = 1$; $CLR(B0) = 0$.
Disini B2 terhubung dengan clock, B1 terhubung dengan S, dan B0 terhubung dengan R. Maka akan
didapatkan output $Q = 0$; $Q = 1$. Hal tersebut dikarenakan pin yang terdapat pada S dan R
merupakan aktif low, dimana dia akan aktif saat berlogika 0. Dimana pada kondisi ini didapatkan nilai
R berlogika 0, maka ia akan memaksa output atau Q untuk berlogika 0.</div><div><span
style="font-family: helvetica;">
</div><div><span style="font-family:
helvetica;">Untuk kondisi 2,diketahui input $T(B2) = \text{don't care}$; $PRE(B1)$
 $= 0$; $CLR(B0) = 1$.Maka akan didapatkan output $Q = 1$; $Q = 0$.<span
style="background-color: white;">al tersebut dikarenakan arus yang masuk pada set reset; $S = 0$; $R =$
 1 dimana set reset merupakan aktif low yang mana akan aktif saat berlogika 0 maka dari itu set aktif
dan akan memaksa nilai Q' untuk bernilai 0 atau saat reset tidak aktif, ia akan memaksa output untuk
logika 1.</div><div><span style="background-color: white; font-family:
helvetica;">
</div><div><span
style="background-color: white;">Untuk Kondisi 3,diketahui input $T(B2) = \text{don't care}$; $PRE(B1) = 0$; $CLR(B0) = 0$.Maka akan didapatkan output $Q = 1$; $Q =$
 1 . Hal tersebut dikarenakan pin set reset merupakan aktif low, dan akan memaksa output untuk
berlogika 1. Disiniakan terjadi kondisi
terlarang atau keadaan yang tidak diperbolehkan.</div><div><span
style="background-color: white; font-family: helvetica;">
</div><div><span
style="font-family: helvetica;">Untuk Kondisi
4,diketahui input $T(B2) = \text{clock}$; $PRE(B1) = 1$; $CLR(B0)$
 $= 1$.Maka akan didapatkan output $Q = \text{toggle}$; $Q = \text{toggle}$.<span
style="background-color: white;">al tersebut dikarenakan output yang didapatkan
akan berkebalikan secara terus-menerus.</div><div><span style="font-family:
helvetica;"><br
</div><div></div></div></div></div>

5. Video Rangkaian

[Kembali]</div><div class="separator" style="clear: both;
text-align: center;">
</div><span
style="font-family: helvetica;">
<div><br
</div></div>

6. Analisa

[](#)

[\[Kembali\]</div><div>
</div><div><div>Percobaan 2</div><div>1. Pada percobaan 2 tentang T Flip Flop, digunakan IC 74LS112. Jelaskan jenis-jenis dan fungsi dari masing-masing kaki pada IC tersebut !</div><div>Jawabannya:</div><div>
</div><div>Kakinya terdiri dari pin S \(aktif low\), fungsinya untuk input set, kaki R \(aktif low\), untuk inputan reset. Kaki J dan K untuk inputan T dengan kedua input tersebut, kaki clock untuk inputan berupa clock, kaki Q dan Q' untuk menunjukkan output.</div><div>
</div><div>2. Jelaskan dan bandingkan hasil pada percobaan praktikum dengan teori ! Apakah sesuai dengan teori ? </div><div>Jawabannya:</div><div>
</div><div>Secara teori jika inputan T aktif dan dipengaruhi oleh clock maka outputnya akan berubah, dan jika T tidak aktif walaupun dipengaruhi clock, outputnya tidak akan berubah. Bisa dilihat pada percobaan dari 4 kondisi, outputnya berubah-ubah sesuai kondisi karena kaki J dan K dihubungkan ke VCC sehingga berlogika 1, artinya output bisa dipengaruhi, namun ketika dihubungkan ke ground, output selalu tetap walaupun inputan B1 dan B0 dirubah-ubah.</div></div><div>
</div><div>](#)

[](#)

[\[Kembali\]
](#)

T2">Download Datasheet NOR</div><div>Download Datasheet XOR</div><div>Download Datasheet XNOR</div><div>Download Datasheet SPDT</div><div>
</div>