

SEMESTER-3

Rekayasa Perangkat Lunak

	UNIVERSITAS CENDERAWASIH FAKULTAS MATEMATIKA DAN ILMU PENGETAHUAN ALAM JURUSAN SISTEM INFORMASI PRODI SISTEM INFORMASI				
RENCANA PEMBELAJARAN SEMESTER (RPS)					
MATA KULIAH	KODE MK	RUMPUN MK	BOBOT (SKS)	SEMESTER	TANGGAL PENYUSUNAN
Rekayasa Perangkat Lunak			3	Ganjil	19-Februari-2024
OTORISASI / PENGESAHAN	DOSEN PENGEMBANG RPS		KETUA PROGRAM STUDI		PEMBANTU DEKAN 1
	Agung Dwi Saputro, S.Kom., M.Kom NIP. 199003232019030122		Supiyanto, S.Si., M.Kom NIP. 197609062002121003		Octolia Togibasa, M.Si. Ph.D. NIP. 198010262006042002
Capaian Pembelajaran	CPL-PRODI yang dibebankan pada MK				
	CPL-03	Mampu memahami dan menggunakan berbagai metodologi pengembangan sistem beserta alat pemodelan sistem dan menganalisa kebutuhan pengguna dalam membangun sistem informasi untuk mencapai tujuan organisasi			
	CPL-07	Mampu memahami, mengidentifikasi dan menerapkan konsep, teknik dan metodologi manajemen proyek sistem informasi.			
	CPL-12	Mampu mengembangkan aplikasi sistem informasi dengan menerapkan prinsip-prinsip dan metode rekayasa perangkat lunak sebagai salah satu solusi bisnis dalam organisasi			
	CPL-13	Mampu menggunakan ilmu pengetahuan dan teknologi dalam menyelesaikan masalah;			
	Capaian Pembelajaran Mata Kuliah (CPMK)				
	CPMK-01	Proses Perangkat Lunak			
	CPMK-02	Pengembangan Perangkat Lunak Agile			
	CPMK-03	Rekayasa Persyaratan Perangkat Lunak			
	CPMK-04	Desain Dan Implementasi			

	CPMK-05	Pengujian Perangkat Lunak
	CPMK-06	Evolusi Perangkat Lunak
	CPMK-07	Sistem yang Dapat Diandalkan
	CPMK-08	Rekayasa Keandalan
	CPMK-09	Teknik Keamanan
	CPMK-10	Model dan Metode Dalam Teknik Ketahanan Rekayasa Perangkat Lunak
	Capaian Pembelajaran Sub-CPMK	
	Sub-CPMK-1.1	Menjelaskan Konsep Proses perangkat Lunak
	Sub-CPMK-1.2	Menjelaskan Proses perangkat lunak
	Sub-CPMK-2.1	Menjelaskan konsep perangkat Lunak Agile
	Sub-CPMK-2.2	Menganalisis pengembangan perangkat lunak Agile
	Sub-CPMK-3.1	Menjelaskan konsep rekayasa persyaratan
	Sub-CPMK-3.2	Menganalisis Rekayasa Persyaratan
	Sub-CPMK-4.1	Menjelaskan konsep desain dan implementasi
	Sub-CPMK-4.2	Menganalisis konsep perancangan sistem perangkat lunak
	Sub-CPMK-5.1	Menjelaskan konsep pengujian perangkat lunak
	Sub-CPMK-5.2	Menganalisis Konsep Pengujian perangkat lunak
	Sub-CPMK-6.1	Menjelaskan konsep Evolusi Perangkat Lunak
	Sub-CPMK-6.2	Menganalisis proses evolusi perangkat lunak
	Sub-CPMK-7.1	Menganalisis Sistem yang dapat diandalkan
	Sub-CPMK-7.2	Menjelaskan UML
	Sub-CPMK-8.1	Menjelaskan Rekayasa Keandalan

	Sub-CPMK-8.2	Menganalisis Kegagalan Perangkat lunak dan perangkat keras
	Sub-CPMK-9.1	Menjelaskan konsep teknik keamanan
	Sub-CPMK-9.2	Menganalisis teknik keamanan
	Sub-CPMK-10.1	Menganalisis model dan metode dalam teknik ketahanan rekayasa perangkat lunak
	Sub-CPMK-10.2	Menjelaskan konsep model dan metode RPL
Deskripsi Singkat Mata Kuliah:	Mata kuliah ini bertujuan untuk mengenalkan jenis-jenis perangkat lunak, siklus hidup perangkat lunak, dan mengimplementasikannya untuk kasus tertentu. Mahasiswa diminta juga untuk mampu mempresentasikan hasil implementasi siklus pengembangan perangkat lunak.	