

Tugas Pendahuluan 1

[\[KEMBALI KE MENU SEBELUMNYA\]](https://febry212030.blogspot.com/p/modul-ii.html)
DAFTAR ISI
[1. Kondisi](https://febry212030.blogspot.com/p/tugas-pendahuluan-1-kembali-ke-menu.html)
[2. Gambar Rangkaian Simulasi](https://febry212030.blogspot.com/p/tugas-pendahuluan-1-kembali-ke-menu.html)
[3. Video Simulasi](https://febry212030.blogspot.com/p/tugas-pendahuluan-1-kembali-ke-menu.html)
[4. Prinsip Kerja](https://febry212030.blogspot.com/p/tugas-pendahuluan-1-kembali-ke-menu.html)
[5. Link Download](https://febry212030.blogspot.com/p/tugas-pendahuluan-1-kembali-ke-menu.html)
1. Kondisi
[\[Kembali\]](https://febry212030.blogspot.com/p/tugas-pendahuluan-1-kembali-ke-menu.html)

- Percobaan 1 Kondisi 16**

Buatlah rangkaian J-K flip flop dan D flip flop seperti pada gambar pada percobaan dengan ketentuan input B0=1, B1=1, B2=0, B3=clock, B4=1, B5=1, B6=clock

 2. Gambar Rangkaian Simulasi
[\[Kembali\]](https://febry212030.blogspot.com/p/tugas-pendahuluan-1-kembali-ke-menu.html)

- Sebelum running**

terdapat inputan kaki S dan R. Dimana J-K flip flop akan aktif jika dalam keadaan aktif low (bernilai 0), Sedangkan pada percobaan J-K flip flop dalam kondisi bernilai 1 , maka pada rangkaian ini kaki J-K flip-flop dapat kita abaikan dan fokus pada inputan kaki J-K saja. Dapat dilihat pada perintah kondisi yang kami ambil yaitu dimana inputan J bernilai 0 dan kaki inputan kaki K bernilai 1. Setelah rangkaian kita jalankan , diperoleh output pada Q adalah bernilai 0 dan Q' bernilai 1. Keadaan ini sesuai dengan tabel kebenaran J-K flip-flop. Dan juga

Pada Clock aktif low sinyal akan berganti naik turun saat keadaan fall time yaitu dari keadaan 1 ke 0.

Selanjutnya D Flip Flop, prinsipnya hampir sama dengan J-K flip flop, dimana D Flip-Flop akan aktif jika dalam keadaan aktif low(inputan R dan S bernilai 0), sedangkan pada kondisi yang kami pilih inputan kaki R dan S bernilai 1, sehingga kita akan fokus ke kaki inputan D dan juga Clock

Sesuai tabel kebenaran inputan D aktif atau berlogika 1 akan menghasilkan output Q=1 dan Q' nya akan bernilai 0. Pada clocknya termasuk aktif high yang outputnya akan berpindah saat kondisi rise time yaitu perpindahan dari kondisi 0 ke kondisi 1.

5. Link Download

[Kembali]

Link HTML

klik disini

Link Rangkaian

klik disini

Link Video

klik disini

Link datasheet 7474

klik disini

Link datasheet 74LS112

klik disini

Link datasheet switch

klik disini

Link datasheet led

klik disini