

```
<a name="home">

</a>

<span style="font-family: arial;"><br />

</span><div style="text-align: center;">

<a href="https://siska211021.blogspot.com/2023/05/modul-2.html"><span style="font-family:
arial;">[KEMBALI KE MENU SEBELUMNYA]</span></a></div>

<span style="font-family: arial;"><br />

</span><center>

<div style="background-color: white; border: 2px dashed rgb(23, 128, 221); height: 240px; overflow:
auto; padding: 10px; text-align: center; width: 330px;">

<span style="font-family: arial;"><b>DAFTAR ISI</b>

<br />

</span><div style="text-align: left;">

<a href="#kondisi"><span style="font-family: arial;">1. Kondisi</span></a></div>

<div style="text-align: left;">

<a href="#hardware"><span style="font-family: arial;">2. Gambar Rangkaian Simulasi</span></a></div>

<div style="text-align: left;">

<a href="#rangkaian"><span style="font-family: arial;">3. Video Simulasi</span></a></div>

<div style="text-align: left;">

<a href="#flowchart"><span style="font-family: arial;">4. Prinsip Kerja</span></a></div>

<div style="text-align: left;">

<a href="#listing"><span style="font-family: arial;">5. Link Download</span></a></div>

<div style="text-align: left;">

</div>

</div>

</center>
```

1. Kondisi

[Kembali](#)

Modul 2 Percobaan 2 Kondisi

Buatlah rangkaian

Tflipflop seperti pada gambar pada percobaan 2 dengan

ketentuan input $B_0=1$, $B_1=0$, $B_2=$

2. Gambar Rangkaian Simulasi

[Kembali](#)

3. Video Simulasi

[](#)

[\[Kembali\]</div><div>
](#)

<div class="separator" style="clear: both; text-align: center;"><object class="BLOG_video_class" contentid="2a62c3757f758e98" height="266" id="BLOG_video-2a62c3757f758e98" width="320"></object></div></div><div style="text-align: center;">

</div><div>4. Prinsip Kerja

[](#)

[\[Kembali\]
](#)

</div><div>T Flip-Flop disebut juga flip-flop toggle yaitu pengembangan dari JK flip-flop yang mana input J dan K digabungkan. Pada rangkaian JK flip-flop, Dapat terlihat untuk kaki High SPDT terhubung ke Vcc dan kaki Low SPDT terhubung ke Ground. Input JK flip-flop terdiri dari J,K, dan CLK. dimana apabila J dan K berlogika 1&1 maka akan terjadi toggle. Toggle merupakan output pada JK flipflop (Q) selalu berubah ubah. pada CLK akan active low apabila terhubung ke ground untuk merubah output dari 1 ke 0 dan sebaliknya. Pada percobaan ini dapat terlihat kaki set low (logika 0) dari arus yang mengalir dari ground ke kaki B1 yang berlogika 0 dan diteruskan ke kaki S. dan reset high (logika 1) dari B0 yang berlogika 1 yang diteruskan ke kaki R, serta clock active low atau berlogika 0 sehingga peran dari toggle sendiri akan bekerja, dimana outputnya yaitu pada H7 dan H6 berlogika 1 dan 0. Ini jugaesuai prinsip kerja dari T Flip Flop, dimana kaki R dan S memiliki nilai yang berbeda maka output dari Flip Flop akan bergantung dari masukan di R-S, yang masukannya adalah 1 dan 0 dan sehingga outputnya bernilai 0 dan 1 pada H6 dan H7.</div><div>
</div><div>5. Link Download

[](#)

[\[Kembali\]
](#)

</div></div><div><ul style="text-align: left;">Download HTML [klik disini]Download Rangkaian Simulasi [kl

[illegible]