[KEMBALI KE MENU SEBELUMNYA]

DAFTAR ISI

1. Kondisi

2. Gambar Rangkaian Simulasi

3. Video Simulasi

4. Prinsip Kerja

5. Link Download

 1. Kondisi

[Kembali]
 Percobaan 1 Kondisi 1   Buatlah rangkaian seperti gambar percobaan 1 dengan output menjadi 8 bit

2. Gambar Rangkaian Simulasi

[Kembali]

3. Video Simulasi

[Kembali]
 <object class="BLOG_video_class" contentid="f0df6588a495a6b0" height="266" id="BLOG_video-f0df6588a495a6b0" width="320"></object>

4. Prinsip Kerja

[Kembali]
 Percobaan 1 Kondisi 1
     pada percobaan 1 kondisi 1 ini output

rangkaian dibuat menjadi 8 bit dengan logicprobe, rangkaian ini merupakan rangkaian shift register jenis SISO atau serial input serial output, artinya input pada rangkaian masuk satu per satu dan keluar satu per satu dimana pada register ini data mengalami pergeseran, flip-flop pertama menerima masukan dari input, sedangkan flip-flop kedua menerima masukan dari flip-flop pertama dan seterusnya. pada rangkaian, flip-flop terhubung ke switch yang terhubung ke vcc dan ground. input J dan K pada flip-flop terhubung ke switch 10 yang telah dihubung dengan gerbang logika NOT, dimana input pada switch 10 akan di NOT kan nantinya dan menjadi input pada kaki K flip-flop. sedangkan semua kaki S dihubungkan ke switch SPDT dan kaki CLK dihubungkan ke gerbang logika AND. pada rangakaian, data berupa bit akan bergeser dari bit pertama keluaran hingga bit ke-8 keluaran setiap inputan logika baru yang diinputkan pada inputan IC J-K flip flop pertama, sehingga rangkaian geser ini dapat menyimpan memori sementara pada saat pergeseran masukan menuju keluaran bit ke-8 dari dearah lingkup keluaran 8 bit.

5. Link Download

[Kembali]

Download HTML [klik disini]
Download Rangkaian Simulasi [klik disini]
Download Video Simulasi [klik disini]
Download Datasheet ic 7411 [klik disini]
Download Datasheet gerbang logika NOT [klik disini]
Download Datasheet gerbang logika AND [klik disini]