

<div style="text-align: center;">Modul 3 (Laporan Akhir 2)</div>

<div style="text-align: center;">

[KEMBALI KE MENU SEBELUMNYA]</div>

<center>

<div style="background-color: white; border: 2px dashed rgb(23, 128, 221); height: 240px; overflow: auto; padding: 10px; text-align: center; width: 330px;">

DAFTAR ISI

<div style="text-align: left;">

1. Jurnal</div>

<div style="text-align: left;">

2. Alat dan Bahan</div>

<div style="text-align: left;">

3. Rangkaian Simulasi</div>

<div style="text-align: left;">

4. Prinsip Kerja Rangkaian</div>

<div style="text-align: left;">

5. Video Rangkaian</div>

<div style="text-align: left;">

6. Analisa</div>

<div style="text-align: left;">

7. Link Download

</div>

</div>

</center>

<div style="font-family: times, "times new roman", serif;">
</div>1. Jurnal

[Kembali]<div>
</div><div>
<div><div class="separator" style="clear: both; text-align: center;"><div class="separator" style="clear: both; text-align: center;"><div class="separator" style="clear: both; text-align: center;"></div><div class="separator" style="clear: both; text-align: center;">
</div><div style="background-color: white; color: #666666; font-family: "Trebuchet MS"; Trebuchet, sans-serif; font-size: 13px; text-align: left;"><div class="separator" style="clear: both; text-align: center;">
</div></div></div>
</div></div><div><div>

2. Alat dan Bahan

[Kembali]</div><div>
</div><div><div style="background-color: white; border: 0px none; box-sizing: border-box; color: #444444; font-family: "open sans"; arial, helvetica, sans-serif; font-size: 15px; margin: 0px; padding: 0px;"><div style="font-size: medium;"><div>a. Panel DL2203D</div><div>b. Panel DL2203S</div><div>c. Panael DL2203C</div><table align="center" cellpadding="0" cellspacing="0" class="tr-caption-container" style="margin-bottom: 0.5em; margin-left: auto; margin-right: auto; padding: 4px; position: relative;"><tbody><tr><td style="text-align: center;"></td></tr><tr><td class="tr-caption" style="font-size: 12.8px; text-align: center;">Module D'Lorenzo</td></tr></tbody></table><div>
</div><table align="center" cellpadding="0" cellspacing="0" class="tr-caption-container" style="margin-bottom: 0.5em; margin-left: auto; margin-right: auto; padding: 4px; position: relative;"><tbody><tr><td style="text-align: center;"><a href="https://blogger.googleusercontent.com/img/b/R29vZ2xl/AVvXsEiklYaBnA8hm8Z2c8PzVgQjFJcit

14.</div></div><div>
</div><div>5. Video Rangkaian

[Kembali]</div><div>
</div><div class="separator" style="clear: both; text-align: center;"><iframe allowfullscreen="" class="BLOG_video_class" height="266" src="https://www.youtube.com/embed/AjKzD86kHkg" width="320" youtube-src-id="AjKzD86kHkg"></iframe></div><div style="text-align: center;"><div class="separator" style="clear: both; text-align: center;">
</div>video penjelasan rangkaian percobaan 2
<div class="separator" style="clear: both; text-align: center;">
</div></div></div><div>
</div><div>6. Analisa

[Kembali]</div><div>

<div><div>Soal analisa yang diberikan ada 3 yakni:</div><div>1. Analisa output percobaan berdasarkan ic yang digunakan?</div><div>jawab:</div><div> Pada percobaan 2 IC yang digunakan yaitu IC 74LS90 dan IC7493 dimana kedua IC menghasilkan output counter up asynchronous, untuk IC 74LS90 sendiri merupakan counter up Asynchronous yang dapat menghitung bit 0-9 (0000 - 1001) sedangkan IC 7493 yaitu counter up asincronous yang dapat menghitung dari bit 0 - 15 (0000 - 1111)
</div><div>
</div><div>2. Analisa hasil kondisi 3 pada percobaan 2a dengan kondisi 3 pada percobaan 2b?</div><div>jawab:</div><div> Pada percobaan 2A kondisi 3, kedua IC merupakan counter up asynchronous karena memiliki CKA dan CKB yang di serikan ke sumber clock yang sama, sedangkan pada percobaan 2B kondisi 3 sendiri kedua IC berubah jadi counter up sinkron, karena hanya CKA yang di hubungkan ke sumber clock dan untuk CKB sendiri dihubungkan ke pada outputan CKA sendiri yaitu q0 pada 74LS90 dan QA pada 7493. dengan begitu CKB menerima umpan balik
</div><div>
</div><div>3. Apa pengaruh Clock A dan Clock B pada ic yang digunakan ?</div><div>jawab:</div><div> Clock A dihubungkan ke sumber clock dimana CKA ini merupakan clock untuk Q0. selanjutnya untuk clock B atau CKB dihubungkan ke Q0 atau output dari CKA lalu untuk clock CKB ini menghasilkan keluaran Q1, Q2, dan Q3. Dimana ia menerima umpan balik</div><div>
</div></div></div><div>7. Link Download

[Kembali]</div><div>
</div><div>Download HTML </div><div>Donwload Rangkaian Simulasi di sini</div><div>Download Video Simulasi <a href="https://drive.google.com/file/d/11NWklI9NMF2_am8DMzlyiH4Az8JiOe_/view?usp=drivesdk

">disini</div><div>Download Datasheet ic 74LS90 disini</div><div>Download Datasheet SW-SPDT disini</div>

</div><p> </p>

<p> </p>