

Sistemas Digitales I

Informe de resultados de práctica # 4

Capítulo del curso: Simulación de circuitos integrados de MSI usando VHDL.

Objetivo de aprendizaje: Simular circuitos integrados de MSI utilizando el software Quartus.

1. Registre una captura de las formas de onda de la simulación.
2. Registre una captura de las formas de onda de la simulación.
3. ¿Cuál es la diferencia entre las gráficas mostradas en los ítems 1 y 2?, y ¿cuál representa el correcto funcionamiento de circuito MSI simulado? Comente la gráfica.
4. Registre una captura del diagrama de bloques utilizado
5. Registre una captura del resultado de compilación exitoso.
6. Registre una captura de las formas de onda de la simulación, donde se visualice un caso donde $A > B$ y $A < B$, comente.

Conclusiones (mínimo 2)

Recomendaciones (mínimo 2)