Sistemas Digitales I

Informe de resultados de práctica # 4

Capítulo del curso:circuitos integrados de MSI usando FPGA.

Objetivo de aprendizaje: Usar bloques de circuitos integrados de MSI utilizando el software Quartus.

EJERCICIO #1 - 74138

1. Registre una captura del reporte de compilación.
2. Registre dos fotos de dos estados diferentes de los leds con sus respectivos switchs.
3. Registre una captura del diagrama de bloques utilizado

EJERCICIO #2 - 74283

1. Registre una captura del reporte de compilación.
2. Registre dos fotos de dos estados diferentes de los leds con sus respectivos switchs, una con A<B y otra con A>B.
3. Registre una captura del diagrama de bloques utilizado

Conclusiones (mínimo 2)

Recomendaciones (mínimo 2)