

```
<p>&nbsp;</p>

<p><span style="font-family: inherit;">&nbsp;</span></p>

<span style="font-family: inherit;"><a name="home">

</a>

<br />

</span><div style="text-align: center;">

<a href="https://rifal211001.blogspot.com/p/sistem-digital-2023-kelas-a.html"><span
style="font-family: inherit;">[KEMBALI KE MENU SEBELUMNYA]</span></a></div>

<span style="font-family: inherit;"><br />

</span><center>

<div style="background-color: white; border: 2px dashed rgb(23, 128, 221); height: 240px;
overflow: auto; padding: 10px; text-align: center; width: 330px;">

<span style="font-family: inherit;"><b>DAFTAR ISI</b>

<br />

</span><div style="text-align: left;">

<a href="#1. Tujuan"><span style="font-family: inherit;">1. Tujuan</span></a></div>

<div style="text-align: left;">

<a href="#2. Alat dan Bahan"><span style="font-family: inherit;">2. Alat dan
Bahan</span></a></div>

<div style="text-align: left;">

<a href="#3. Dasar Teori"><span style="font-family: inherit;">3. Dasar
Teori</span></a></div>

<div style="text-align: left;">

<span style="font-family: inherit;"><a href="#4. Percobaan">4. Percobaan</a><br />

</span><div style="text-align: left;">

<a href="#5. Video Simulasi"><span style="font-family: inherit;">5. Video
Simulasi</span></a></div>

<div style="text-align: left;">

<a href="#6. Example"><span style="font-family: inherit;">6. Example</span></a></div>
```

<div style="text-align: left;">
7. Problem</div>

<div style="text-align: left;">
8. Pilihan
Ganda</div>

<div style="text-align: left;">
9. Download
File</div><div style="text-align: left;">
</div>

</div>

</div>

</center>
<div>1. Tujuan<b style="color: #333333; font-family: arial; font-size: large;">[back]</div><div><p class="MsoNormal" style="background: white; line-height: normal; margin-bottom: 0cm;"> 1) Mengetahui pengertian dari Flip flop.
</p><p class="MsoNormal" style="background: white; line-height: normal; margin-bottom: 0cm;"> 2) Mengetahui proses yang terjadi pada rangkaian R-S flip flop
</p><p class="MsoNormal" style="background: white; line-height: normal; margin-bottom: 0cm;"> 3) Mengetahui jenis jenis rangkaian R-S flip flop</p><p class="MsoNormal" style="background: white; line-height: normal; margin-bottom: 0cm;">3) Dapat membuat rangkaian R-S flip flop.</p><p class="MsoNormal" style="background: white; line-height: normal; margin-bottom: 0cm;">
</p></div><div>2. Alat dan Bahan<b style="color: #333333; font-family: arial; font-size: large;">[back]</div><div><p align="justify" class="MsoNormal" style="background-color: white; text-align: justify;">1. Logic Probe</p><div class="separator" style="background-color: white; clear: both; height: auto; text-align: center;">

src="https://blogger.googleusercontent.com/img/a/AVvXsEi8QWXPZpF0NzU_pYGHqbmoXWbEXCwtYk9QWj_frSKrW52ZHAp_2l0BvRzcFKm-qElxCeYF74vQ5ruq1lx8EgFn8gkfSshT83veyPO9Vn05XU87CO2Ko_6bm63Tn7I2tSiONxhkyEMaEKniebHypJA0rVM48WMZHYnCCNqkEsdWjFjFrDr6MX51rv39nw" style="background-attachment: initial; background-clip: initial; background-image: initial; background-origin: initial; background-position: initial; background-repeat: initial; background-size: initial; border: 1px solid rgb(233, 233, 233); box-shadow: rgba(0, 0, 0, 0.1) 1px 1px 5px; padding: 5px; position: relative;" width="240"/>
</div><div class="google-auto-placed" style="background-color: white; clear: both; height: auto; width: 676px;"><ins class="adsbygoogle adsbygoogle-noablate" data-ad-client="ca-pub-4776444019224533" data-ad-format="auto" data-ad-status="unfilled" data-adsbygoogle-status="done" style="background-color: transparent; display: block; height: 0px; margin: 10px auto;"><div aria-label="Advertisement" id="aswift_2_host" style="background-color: transparent; border: none; display: inline-block; height: 0px; margin: 0px; opacity: 0; overflow: hidden; padding: 0px; position: relative; visibility: visible; width: 676px;" tabindex="0" title="Advertisement"><iframe allowtransparency="true" data-google-container-id="a!3" data-google-query-id="CPGAsJnG-P0CFWQAgwMdu_oOIA" data-load-complete="true" frameborder="0" height="0" hspace="0" id="aswift_2" marginheight="0" marginwidth="0" name="aswift_2" sandbox="allow-forms allow-popups allow-popups-to-escape-sandbox allow-same-origin allow-scripts allow-top-navigation-by-user-activation" scrolling="no" src="https://googleads.g.doubleclick.net/pagead/ads?client=ca-pub-4776444019224533&output=html&h=280&adk=2409280368&adf=1047936533&pi=t.aa~a.2171530467~rp.4&w=676&fwrn=4&fwrnh=100&lmt=1679792166∓rafmt=1&to=qs&pwprc=3736474714&format=676x280&url=https%3A%2F%2Fmdafa201044.blogspot.com%2Fp%2Fsubchapter-84.html&host=ca-host-pub-1556223355139109&fwr=0&pra=3∓rpe=1&resp_fmfts=3&wgl=1&fa=40&adsid=ChAI8Lf6oAYQpMHo16Hj4ZI7EjkAeZtm_cNnSugXjtnxarcyHhsTRgbln36nYCQv1z6jAK_4T2_tx4Tj5-WPFO21oSLfn9YfAJJ-fSA&uach=WyJXaW5kb3dzliwiMTUuMC4wliwieDg2liwiliwiMTExLjAuNTU2My4xMTEiLFTdLGZhbHNILG51bGwsljY0lixbWyJHb29nbGUgQ2hyb21liwiMTExLjAuNTU2My4xMTEiXSxbIk5vdChBOKjYyW5kliwiOC4wLjAuMCMjdlFsiQ2hyb21pdW0iLCIxMTEuMCM4NTYzLjExMSJdXSxmYWxzZV0.&dt=1679797732699&bpp=5&bdt=475&idt=5&shv=r20230322&mjsv=m202303210101&pptt=9&saldr=aa&abxe=1&prev_fmfts=0x0%2C961x280&nras=3&correlator=3973757932836&frm=20&pv=1&ga_vid=1868967683.1679797732&ga_sid=1679797732&ga_hid=272422803&ga_fc=0&u_tz=420&u_his=4&u_h=720&u_w=1280&u_ah=672&u_aw=1280&u_cd=24&u_sd=1.5&dmc=8&adx=291&ady=1710&biw=1263&bih=585&scr_x=0&scr_y=0&eid=44759926%2C44759837%2C44759875%2C44777877%2C31073262&oid=2&pvsid=4329579411725122&tmod=1059187826&uas=0&nvt=1&ref=https%3A%2F%2Fmdafa201044.blogspot.com%2Fp%2Fikasi-encoder-dan-decoder.html&fc=1920&brdim=0%2C0%2C0%2C1280%2C0%2C1280%

2C672%2C1280%2C601&vis=1&rsz=%7C%7Cs%7C&abl=NS&fu=1152∓bc=31&jar=2023-03-26-02&ifi=3&uci=a!3&btvi=1&fsb=1&p;pc=q0xQnYErNu&p=https%3A//mdafa201044.blogspot.com&dtd=124" style="border-style: initial; border-width: 0px; height: 0px; left: 0px; position: absolute; top: 0px; width: 676px;" vspace="0" width="676"></iframe></div></ins></div><p alatin="" auto="" font-family="" georgia="" linotype="" palatino="" quot="" serif="" style="background-color: white;" utopia=""></p><p class="MsoNormal" style="background-color: white; text-align: justify;">Logic probe atau logic tester adalah alat yang biasa digunakan untuk menganalisa dan mengecek status logika (High atau Low) yang keluar dari rangkaian digital. Objek yang diukur oleh logic probe ini adalah tegangan oleh karena itu biasanya rangkaian logic probe harus menggunakan tegangan luar (bukan dari rangkaian logika yang ingin diukur) seperti baterai. Alat ini biasa digunakan pada IC TTL ataupun CMOS (Complementary metal-oxide semiconductor).<o:p></o:p></p><p style="background-color: white; cursor: url("https://ani.cursors-4u.net/games/gam-16/gam1571.ani"), url("https://ani.cursors-4u.net/games/gam-16/gam1571.png"), auto;"></p><p class="MsoNormal" style="background-color: white; text-align: justify;">Logic probe menggunakan dua lampu indikator led yang berbeda warna untuk membedakan keluaran High atau Low. Yang umum dipakai yaitu LED warna merah untuk menandakan output berlogika HIGH (1) dan warna hijau untuk menandakan output berlogika LOW(0).</p><p class="MsoNormal" style="text-align: justify;">2. Logic State</p><p class="MsoNormal" style="background-color: white; text-align: justify;"></p><div><div class="separator" style="background-color: white; clear: both; color: #222222; font-size: 13.2px; text-align: center;"></div><div class="separator" style="background-color: white; clear: both; color: #222222; font-size: 13.2px; text-align: center;"><span

style="font-family: inherit;">Logic state</div><div class="separator" style="background-color: white; clear: both; color: #222222; font-size: 13.2px; text-align: justify;">
</div><div class="separator" style="background-color: white; clear: both; color: #222222; font-size: 13.2px; text-align: justify;">Adalah sebuah penanda, digunakan untuk menset input digital dari sebuah rangkaian maupun sistem digital. Pada percobaan ini, logic state digunakan sebagai input berupa bilangan biner.</div><div class="separator" style="background-color: white; clear: both; color: #222222; font-size: 13.2px; text-align: justify;">
</div><div class="separator" style="background-color: white; clear: both; color: #222222; font-size: 13.2px; text-align: justify;">B. Bahan</div><div class="separator" style="clear: both; color: #222222; text-align: justify;">1. Gerbang Logika NOT</div><div class="separator" style="clear: both; color: #222222; text-align: justify;">Gerbang logika NOT adalah gerbang logika yang bisa melakukan operasi peniadaan logika atau pembalik keadaan logika. Karena hal itulah, maka gerbang logika ini dinamakan gerbang logika NOT. Gerbang logika NOT juga dikenal sebagai rangkaian inverter. Gerbang logika NOT bisa ditemukan pada komponen listrik IC 7404.</div><div class="separator" style="clear: both; color: #222222; text-align: justify;"><div class="separator" style="clear: both; text-align: center;"></div><div class="separator" style="clear: both; text-align: center;">Simbol gerbang logika NOT</div><div class="separator" style="clear: both; text-align: center;">
</div></div><div class="separator" style="clear: both; text-align: justify;"><div class="separator" style="clear: both; color: #222222; text-align: center;"></div><div class="separator"

style="clear: both; color: #222222; text-align: center; ">Tabel Kebenaran Gerbang Logika NOT</div><div class="separator" style="clear: both; color: #222222; text-align: center; ">
</div><div class="separator" style="clear: both; text-align: center; "><p style="background-color: white; border: 0px; box-sizing: border-box; color: #444444; font-family: Karla; font-size: 16px; margin: 0px 0px 30px; outline: 0px; overflow-wrap: break-word; padding: 0px; text-align: justify; vertical-align: baseline; ">Tabel kebenaran gerbang logika NOT menggambarkan bahwa masukan berupa angka "0" akan menghasilkan keluaran berupa angka "1" dan jika masukan berupa angka "1" akan menghasilkan keluaran angka "0". Berdasarkan dari tabel kebenaran di atas, maka dapat dikatakan bahwa gerbang logika NOT cara pengoperasiannya terbalik. Meskipun pengoperasiannya terbalik, tetapi bentuk dan tingkat biner dalam operasi sinyal masukan dapat dipertahankan dengan baik.</p><p style="border: 0px; box-sizing: border-box; font-family: Karla; font-size: 16px; margin: 0px 0px 30px; outline: 0px; overflow-wrap: break-word; padding: 0px; text-align: justify; vertical-align: baseline; ">2. Gerbang Logika NOR</p><p style="background-color: white; border: 0px; box-sizing: border-box; color: #444444; font-family: Karla; font-size: 16px; margin: 0px 0px 30px; outline: 0px; overflow-wrap: break-word; padding: 0px; text-align: justify; vertical-align: baseline; ">Gerbang logika NOR adalah gerbang logika gabungan dari gerbang logika OR dan gerbang logika NOT. Gerbang logika NOR bisa ditemukan pada komponen listrik yang bernama IC 7436.</p></div></div><div class="separator" style="clear: both; text-align: center; "></div><div class="separator" style="clear: both; text-align: center; ">Simbol Gerbang Logika NOR</div><div class="separator" style="clear: both; text-align: center; ">
</div><div class="separator" style="clear: both; text-align: center; "></div><div class="separator" style="clear: both; text-align: center; "></div>

style="clear: both; text-align: center;">Tabel Kebenaran Gerbang Logika NOR

separator

separator

Berdasarkan tabel kebenaran di atas gerbang logika NOR memiliki dua masukan dan satu keluaran. Masukan yang berupa angka "0" bertemu dengan angka "0" akan menghasilkan angka "1". Sedangkan angka "1" bertemu dengan angka "1" akan menghasilkan keluaran angka "0".

gamedata="ca-pub-4461089478603338" data-ad-slot="7791638148" data-auto-format="rspv" data-full-width="" height="320" style="box-sizing: border-box;" type="adsense" width="100vw">

border: 0px; box-sizing: border-box; margin: 0px; outline: 0px; padding: 0px; vertical-align: baseline;"></div></amp-ad></div>

Jika dilihat dari tabel kebenaran, hasil keluaran gerbang logika NOR berupa kebalikan dari keluaran yang berasal dari gerbang logika OR. Maka dari itu, gerbang logika NOR bisa dikatakan sebagai keluaran dari gerbang logika OR yang dibalik.

font-size: 14px; text-align: justify;">3. Clock</div>

font-size: 14px; text-align: justify;">Pulsa clock yaitu pulsa-pulsa periodik yang biasanya berbentuk bujur sangkar (duty cycle 50%), seperti yang ditunjukkan pada gambar di bawah.</div>

font-size: 14px; text-align: justify;">Operasi-operasi yang terjadi di dalam system digital diusahakan terjadi pada waktu-waktu pulsa clock bertransisi dari 0 ke 1 atau dari 1 ke 0. Waktu-waktu transisi ini ditunjukkan pada gambar di bawah. Transisi 0-ke-1 disebut sisi naik (rising edge) atau sisi menuju positif, transisi dari 1-ke-0 disebut sisi jatuh (falling edge) atau sisi menuju negatif.</div>

font-size: 14px; text-align: justify;">
</div>

font-size: 14px; text-align: justify;"><div class="separator" style="clear: both; text-align: center;">a href="https://blogger.googleusercontent.com/img/b/R29vZ2xl/AVvXsEj0JfPfS0tNxJh3PwaTRvMO_WAEVwRGEg0CO_-lvALK7TbHu-5uzqcMCfQ0ZXYcOFOWKFdM80i7PStpwLxHvkO77QII G8wYFDZ2nCjMtbGPIYr8VA2AflWNriigy7fiIJCmDEAr5NHqK2BscvKHaxhQW01sk09K6KYZO8Apk_i_B6x6OJHHTjCaj/s475/clc.png" style="margin-left: 1em; margin-right: 1em;">img

border="0" data-original-height="166" data-original-width="475" height="112" src="https://blogger.googleusercontent.com/img/b/R29vZ2xl/AVvXsEj0JfPFS0tNxJh3PwaTRRvMO_WAEVwRGEg0CO_-lvAlk7TbHu-5uzqcMcfQ0ZXYcOFOWKFdM80i7PStpwLxHvkO77QIIg8wYFDZ2nCjMtbGPIYr8VA2AflWNriigy7filSJCmDEAr5NHqK2BscvKHaxhQW01sk09K6KYZ08Apk_i_B6x6OJHHTjCaj/s320/clc.png" width="320" /></div>

</div><div style="background-color: white; font-size: 14px; text-align: justify;">Pulsa clock ini digunakan pada Flip-Flop untuk mengubah keadaan-keadaan pada salah satu sisi naik atau sisi turun dari pulsa clock. Dengan kata lain pulsa clock FF akan mengubah keadaan-keadaan pada transisi clock yang sesuai dan akan diam/istirahat (rest) antara pulsa-pulsa clock yang berurutan. Frekuensi dari pulsa-pulsa clock biasanya ditentukan oleh berapa lama waktu yang dibutuhkan FF dan gate-gate di dalam rangkaian untuk memberikan respond terhadap level perubahan-perubahan yang dikomando oleh pulsa clock.</div><div style="background-color: white; font-size: 14px; text-align: justify;">
</div></div></div><div>3. Dasar Teori <b style="color: #333333; font-family: arial; font-size: large;">[back]</div><div><p class="MsoNormal" style="text-align: justify;">Flip-flop adalah

rangkaian yang dapat dipertahankan. Kedua status keluarannya stabil. Sirkuit tetap ada dalam keadaan keluaran tertentu tanpa batas sampai sesuatu dilakukan untuk mengubah status keluaran itu. Dalam flip-flop dari berbagai jenis yang tersedia dalam bentuk IC, kita akan melihat bahwa semua perangkat ini ditawarkan output komplementer biasanya ditunjuk sebagai Q dan $\bar{Q}$ </o:p></o:p></p>

<p class="MsoNormal" style="text-align: justify;">Flip-flop RS adalah yang paling dasar dari semua

flip-flop. Huruf 'R' dan 'S' di sini adalah singkatan dari RESET dan SET. Saat flip-flop disetel, output Q-nya menjadi status '1', dan saat RESET, outputnya menjadi status '0'. Output $\bar{Q}$ adalah komplemen dari output Q setiap saat. </p><p class="MsoNormal" style="text-align: justify;"><span

style="font-family: "Times New Roman"; serif; font-size: 12pt; line-height: 107%;">R-S flip flop memiliki respon yang berbeda saat diberi input aktif LOW dan input aktif HIGH</p><div class="separator" style="clear: both; text-align: center;"></div><div class="separator" style="clear: both; text-align: center;">R-S flip-flop with active LOW inputs.</div><div class="separator" style="clear: both; text-align: center;">
</div><div class="separator" style="clear: both; text-align: center;">
</div><div class="separator" style="clear: both; text-align: center;"></div><div class="separator" style="clear: both; text-align: center;">R-S flip-flop with active HIGH inputs.</div>
<div class="separator" style="clear: both; text-align: center;">
</div><p class="MsoNormal" style="text-align: justify;">R-S flip flop juga bisa diimplementasikan menggunakan NOR gates sebagaimana yang terdapat pada rangkaian berikut</p><div class="separator" style="clear: both; text-align: center;"></div><div class="separator" style="clear: both; text-align: center;"><div class="separator" style="clear: both; text-align: center;">NOR implementation of an R-S flip-flop.</div>
</div><div class="separator" style="clear: both; text-align: center;">
</div><div class="separator" style="clear: both; text-align: center;">
</div></div>

text-align: center; "><div class="separator" style="clear: both; text-align: justify; "><i>Clocked R-S Flip Flop</i></div><div class="separator" style="clear: both; text-align: justify; ">Dalam kasus flip-flop R-S clock, atau dalam hal ini flip-flop clock apa pun, status output berubah sesuai input hanya pada terjadinya pulsa clock.</div><div class="separator" style="clear: both; text-align: justify; ">
</div><div class="separator" style="clear: both; text-align: center; ">a

data-original-height="193" data-original-width="259" height="193" src="https://blogger.googleusercontent.com/img/b/R29vZ2xl/AVvXsEhpDVUP1BtL71CSJgZEFwxv-Lg0CULwg60LAXGoa-f6o3Hqplb-Ey48c8XHlcmaki6k3ieUeuuj1ioaVGRMxxbY7-K4s-oBCa82IH29rOrEFuT6veEfYbO4eF0rt_OEyzRoRsarGher4ip4iVr2u_q-NcRGes46a8p8k4MKwqFd--IO9z6Zb50cUO8i/s1600/2.png" width="259" /></div><div class="separator" style="clear: both; text-align: center;">Clocked R-S flip-flop with active HIGH inputs.</div><div class="separator" style="clear: both; text-align: center;">
</div><div class="separator" style="clear: both; text-align: center;">
</div><div class="separator" style="clear: both; text-align: center;"></div><div class="separator" style="clear: both; text-align: center;"></div><div class="separator" style="clear: both; text-align: center;">Clocked R-S flip-flop with active LOW inputs.</div><div class="separator" style="clear: both; text-align: center;">
</div></div><div>4. Percobaan

<b style="color: #333333; font-family: arial; font-size: large;">[back]</div><div>
</div><div>a. Prosedur Percobaan</div><p class="MsoNormal" style="background-color: white; color: #333333; font-size: 16.335px; text-align: justify;">

1.
Susunlah setiap komponen yang diperlukan di aplikasi proteus.</p><p class="MsoNormal" style="background-color: white; color: #333333; font-size: 16.335px; text-align: justify;">

2.
Sambungkan setiap rangkaian dengan kabel di aplikasi proteus.</p></div>

[illegible]

N5nANTq4oHZ8nRT7C_2IMTAAZBgeM94c2N9SGiV_Necrk8owkhmt5vh_Kw3waC7AlgXZS02n
 LKl1dGou8uGhLSnObEObvXP/s527/RS_FlipFlop4.jpg" style="margin-left: 1em; margin-right:
 1em;"></div>
<div
 class="separator" style="clear: both; text-align: center;"><a
 href="https://blogger.googleusercontent.com/img/b/R29vZ2xl/AVvXsEhdmuUMYiAprvXoCb
 yagUdqplpPwqyWib5k5qSzt2zoRhFFz19qhnDUkqMDNVX7Ob4VLrdMYeYPpCRp9s9i1B9ltclb
 MC3cy6TQdhP5hdx7QPzM5WfZQwDlikz3KXTpbYDPhrNZyoJ8D_dxuM4a1Ht71OLul0xYlyzmN
 S5iL-gnmYWPPX0bCnShwBh/s548/RS_FlipFlop5.jpg" style="margin-left: 1em; margin-right:
 1em;"></div><div
 class="separator" style="background-color: white; clear: both; color: #333333; font-size:
 16.335px; text-align: center;">
</div><p class="MsoNormal" style="background-color:
 white; color: #333333; font-size: 19.1119px; line-height: 28.6679px; margin-bottom: 0cm;
 text-align: justify;"><span
 style="font-family: inherit; font-size: 16.335px; text-align: start;">c. Prinsip Kerja
 Rangkaian</p><p style="background-color: white; color: #333333; font-size:
 16.335px;"></p><p class="MsoNormal" style="background-color: white; color: #333333;
 font-size: 16.335px; text-align: justify;"> 1.
 RS Flip-Flop with Active LOW Inputs</p><p class="MsoNormal"
 style="background-color: white; color: #333333; font-size: 16.335px; text-align:
 justify;"> Inputan set
 (S) dan reset (R) dihubungkan ke gerbang logika NAND dan outputnya diinputkan lagi ke
 gerbang logika NAND secara bersilangan hingga keluar output berupa Q
 dan <span style="background-color: transparent; font-family: "Times
 New Roman"; serif; font-size: 16px;"> $\bar{Q}$ </p><p class="MsoNormal"
 style="background-color: white; color: #333333; font-size: 16.335px; text-align:
 justify;"> 2. RS Flip-Flop with Active
 HIGH Inputs</p><p class="MsoNormal" style="background-color: white; color:
 #333333; font-size: 16.335px; text-align: justify;"><span style="font-family:
 inherit;"> Rangkaian RS Flip-Flop with
 Active HIGH Inputs merupakan variasi lain dari RS Flip-Flop with Active LOW Inputs, dimana
 input S dan R terlebih dahulu masing masingnya dilewatkan ke gerbang NOT sebelum
 diinputkan ke gerbang NAND </p><p class="MsoNormal" style="background-color:
 white; text-align: justify;"><span style="color: #333333; font-family: inherit; font-size:
 16.335px;"> 3. <span style="background-color: transparent;

NOR implementation of an R-S flip-flop

Rangkaian Flip-Flop juga dapat dibuat menggunakan gerbang NOR dan kemudian dapat divariasikan menjadi

Active LOW Inputs dengan terlebih dahulu dilewatkan melalui gerbang NOT

Clocked R-S flip-flop with active HIGH inputs.

Rangkaian ini merupakan versi lebih rumit dari Flip-Flop , terdiri dari 4 gerbang logika NAND yaitu dua gerbang logika flip-flop itu sendiri dan dua lagi sebagai inputan R dan S dengan salah satu kaki dari masing-masing gerbang ini dihubungkan dengan clock. Hal ini menyebabkan kondisi output yang didapat yaitu sebanyak 2 (dua) kali dari flip-flop yang biasa.

Clocked R-S flip-flop with active LOW inputs.

Versi lain dari Clocked R-S flip-flop with active HIGH inputs dengan penambahan gerbang logika NOT.

5. Video Simulasi

<https://rifal211001.blogspot.com/2023/03/103-r-s-flip-flop.html>

[back]

<div class="separator" style="clear: both; text-align: center;"><object class="BLOG_video_class" contentid="028a11892f8a5686" height="266" id="BLOG_video-028a11892f8a5686" width="320"></div>

6. Example

#336699; text-decoration-line: none;">[back]

1. Huruf 'R' dan 'S' pada RS FlipFlop adalah singkatan dari

RESET dan SET

2. Untuk mengubah RS FlipFlop dari LOW ke HIGH, yang perlu ditambahkan pada

rangkaian adalah...

Gerbang Logika NOT

7. Problem

[\[back\]](https://rifal211001.blogspot.com/2023/03/103-r-s-flip-flop.html)

1. Apa saja gerbang logika yang digunakan dalam rangkaian FlipFlop?

Gerbang logika NAND dan NOR

2. Apa tujuan penggunaan Clock pada FlipFlop?

Clock digunakan pada FlipFlop untuk mengubah keadaan-keadaan pada salah satu sisi naik atau sisi turun dari pulsa clock

PT

8. Pilihan Ganda

1.

Flip-flop

merupakan

 <i style="color: #5e5853;"> </i><i style="color: #5e5853;">A.keluarga Multivibrator yang mempunyai dua keadaan stabil atau disebut Bistable Multivibrator.</i></p>

<p style="background: white; box-sizing: inherit; margin: 0cm 0cm 19.2pt;"> B.rangkaian paralel yang menghubungkan satu dengan yang lain.<o:p></o:p></p>

<p style="background: white; box-sizing: inherit; margin: 0cm 0cm 19.2pt;"> C.rangkaian lampu lampu yang menyala<o:p></o:p></p>

<p style="background: white; box-sizing: inherit; margin: 0cm 0cm 19.2pt;"> D.multivibrator yang operasi nya tidak stabil<o:p></o:p></p><p style="background: white; box-sizing: inherit; margin: 0cm 0cm 19.2pt;"> 2. Fungsi rangkaian flip-flop yang utama adalah</p>

<p style="background: white; box-sizing: inherit; margin: 0cm 0cm 19.2pt;"> A.untuk rangkaian left register.<o:p></o:p></p>

<p style="background: white; box-sizing: inherit; margin: 0cm 0cm 19.2pt;"><i> B.sebagai memori (menyimpan informasi) 1 bit atau suatu sel penyimpan 1 bit.</i><o:p></o:p></p>

