

[\[KEMBALI KE MENU SEBELUMNYA\]](https://ilhamdi203001.blogspot.com/p/tp-modul-1-2.html)

Tugas Pendahuluan (Percobaan 3 Kondisi 3)

Modul 1

DAFTAR ISI

[1. Kondisi](https://rudini191037.blogspot.com/p/tp-modul-1-2.html#kondisi)

[2. Gambar Rangkaian Simulasi](https://rudini191037.blogspot.com/p/tp-modul-1-2.html#rangkaian)

[3. Video Simulasi](https://rudini191037.blogspot.com/p/tp-modul-1-2.html#video)

[4. Prinsip Kerja Rangkaian](https://rudini191037.blogspot.com/p/tp-modul-1-2.html#prinsip)

[5. Link Download](https://rudini191037.blogspot.com/p/tp-modul-1-2.html#link)

1. Kondisi

[\[Kembali\]](https://rudini191037.blogspot.com/p/tp-modul-1-2.html#home)

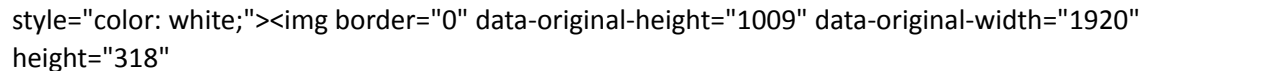
Percobaan 3 Kondisi 3

Buatlah rangkaian multivibrator monostabil sesuai dengan gambar pada percobaan dengan kapasitor sebesar 433 uF dan resistor sebesar

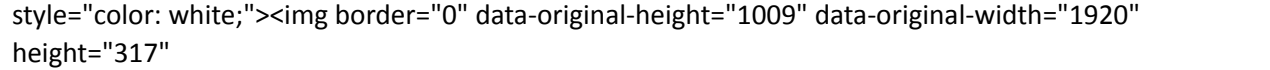
3.3 kΩ

2. Gambar Rangkaian Simulasi

a. Kondisi ketika saklar berlogika 1



b. Kondisi ketika saklar berlogika 0



3. Video Simulasi

style="color: #336699; text-decoration-line:

none;"]<Kembali]</div><div><span style="background-color: black; color:

white; font-family: times, "times new roman"; serif;"]
</div><div

class="separator" style="clear: both; text-align: center;"]
</div><div><span

style="background-color: black;"]<span style="color: white;"]
</div><div><span

style="font-family: times, "times new roman"; serif;"]<span style="background-color: black;

font-size: small;"]<span style="color: white;"]4. Prinsip Kerja Rangkaian <span

style="color: #333333;"]<a

href="https://rudini191037.blogspot.com/p/tp-modul-1-2.html#home" style="color: #336699;

text-decoration-line: none;"]<Kembali]</div><div><span style="background-color:

black; color: white; font-family: times, "times new roman"; serif;"]
</div><span

style="background-color: black;"]<span style="color: white;"]Rangkaian multivibrator monostabil

adalah rangkaian dengan satu keadaan stabil.Dimana keadaan stabil terjadi apabila dipicu oleh keadaan

lain. </div><div><span style="background-color: black;"]<span style="color:

white;"]Pada rangkaian (Gambar a) saat saklar berlogika 1, dapat dilihat bahwa gerbang NAND pertama

salah satu pin inputnya berlogika 0 (LOW) dan pin input satunya lagi berlogika 1 (HIGH) yang terhubung

dengan VCC, sesuai dengan tabel kebenaran pada NAND maka output yang dihasilkan pada gerbang

NAND pertama ini akan berlogika1 (HIGH) . ketika berlogika1 maka akan ada arus mengalir melewati C1

dan R1 dan ada juga ke pin input gerbang NAND yang ke dua. ketika adanya arus yang mengalir melewati

kapasitor maka akan terjadi pengisian pada kapasitor. Selama pengisian kapasitor maka kedua pin input

gerbang NAND yang kedua akan berlogika 1 sehingga outputnya akan berlogika 0. Karna berlogika 0

lampu LED tidak hidup karena tidak adanya arus yang mengalir ke lampu LED. Kemudian diumpan balik

ke pin input pertama gerbang NAND. Hal ini akan terus berulang terjadi sampai capasitor terisi penuh.

Kemudian ketika capasitor terisi penuh maka tidak akan ada arus yg melewati gerbang NAND yang kedua

sehingga kedua pin inputnya berlogika 0. Sesuai tabel kebenaran dari gerbang NAND jika kedua inputnya

berlogika 0 maka outputnya berlogika 1. Karna berlogika 1 ini maka ada arus yang melewati LED sehingga

lampu LED hidup. Hal ini akan terus berulang terjadi sampai capasitor kosong.

Pada (Gambar

b) Ketika saklar nya di geser (berlogika 0), lampu LED akan mati sebentar kemudian hidup kembali ke

keadaan stabilnya dan akan berlangsung juga kondisi yang sama seperti keadaan saat </div><div><span style="background-color: black;"]<span style="color: white;"]
</div><div><span style="background-color: black;"]<span style="font-family: times,

href="https://drive.google.com/uc?expert=download&id=1HHNdQxbJzLNQ7g5K4jxRFYM17Acvp7-V" style="color: #336699; text-decoration-line: none;">DISINI</div><div>Download Video DISINI</div></div></div>