

```

<br />

<div style="text-align: center;">

<a href="#">[KEMBALI KE MENU SEBELUMNYA]</a></div>

<br />

<center>

<div style="background-color: white; border: 2px dashed rgb(23, 128, 221); height: 240px; overflow:
auto; padding: 10px; text-align: center; width: 330px;">

<b>DAFTAR ISI</b>

<br />

<div style="text-align: left;">

<a href="#kondisi">1. Kondisi</a></div>

<div style="text-align: left;">

<a href="#gambar">2. Gambar Rangkaian Simulasi</a></div>

<div style="text-align: left;">

<a href="#video">3. Video Simulasi</a></div>

<div style="text-align: left;">

<a href="#prinsip">4. Prinsip Kerja Rangkaian</a></div>

<div style="text-align: left;">

<a href="#link">5. Link Download</a></div><div style="text-align: left;"><br /></div>

<div style="text-align: left;">

</div>

</div>

</center>

<span><span><b><div style="font-family: times, &quot;times new roman&quot;; serif; font-size:
medium;"><span style="font-family: &quot;times&quot;; , &quot;times new roman&quot;; ,
serif;"><span style="font-family: &quot;times&quot;; , &quot;times new roman&quot;; , serif;
font-size: small;"><b><br /></b></span></span></div><div style="font-family: times, &quot;times
new roman&quot;; , serif; text-align: center;"><span style="font-family: &quot;times&quot;; ,
&quot;times new roman&quot;; , serif;"><span style="font-family: &quot;times&quot;; , &quot;times
new roman&quot;; , serif; font-size: medium;"><b>Tugas Pendahuluan 2 Modul
2</b></span></span></div><div style="font-family: times, &quot;times new roman&quot;; , serif;
text-align: center;"><span style="font-family: &quot;times&quot;; , &quot;times new roman&quot;; ,
serif;"><span style="font-family: &quot;times&quot;; , &quot;times new roman&quot;; , serif;
font-size: medium;"><b>(Percobaan 2 Kondisi 8)</b></span></span></div><div style="font-family:
times, &quot;times new roman&quot;; , serif; font-size: medium;"><span style="font-family:
&quot;times&quot;; , &quot;times new roman&quot;; , serif;"><span style="font-family:

```


[prinsip](#)

[\[Kembali\]](#)

Pada percobaan ini menggunakan rangkaian flip-flop yang fungsinya adalah untuk menyimpan data sementara. Flip-flop rangkaian percobaan terdiri dari 5 kaki input dan 2 kaki output. Kaki input R dihubungkan ke B0, S dihubungkan ke B1, J dan K dihubungkan ke VCC, kemudian clock dihubungkan ke B2, Sedangkan untuk kaki outputnya sendiri, yaitu Q dihubungkan ke kaki 5 dan Q' dihubungkan ke kaki 6. Pada percobaan ini terlihat bahwa untuk clock aktif berada pada kondisi low atau clocknya berlogika 0. Sedangkan untuk percobaan dengan kondisi yang dipilih, posisi clocknya adalah berlogika 1, sehingga untuk input pada clocknya saat ini tidak aktif. Krena clocknya tidak aktif, maka untuk output yang dihasilkan adalah 0 untuk Q, sedangkan Q' yang merupakan kebalikan dari Q bernilai 1. Jadi untuk percobaan ini, hasil outputnya adalah Q=0 dan Q'=1.

Tetapi, apabila clocknya kita ubah menjadi berlogika 0, maka clocknya akan aktif, sehingga peran dari toggle sendiri akan bekerja, dimana dia akan berubah dari 0 menjadi 1, kemudian dari 1 berubah menjadi nol.

5. Link Download

[link](#)

[\[Kembali\]](#)

[Download HTML](#)

[Download Simulasi Rangkaian](#)

[klik disini](#)

[Download Video Praktikum](#)

[klik disini](#)

[Download Datasheet 74LS112](#)

[klik disini](#)

[Download Datasheet Switch](#)

[klik disini](#)

</div></div></div>