

Forum Teratec 2026

Quantique, IA, supercalculateurs : les innovateurs passent de la promesse au concret

20 & 21 octobre 2026 - Palais des Congrès de Paris



Le Forum Teratec 2026 se déroulera au Palais des Congrès de Paris les 20 et 21 octobre 2026, sous le haut patronage du Ministre de l'Enseignement supérieur, de la Recherche et de l'Espace. Le Forum Teratec rassemblera, comme chaque année, les principaux acteurs industriels, académiques et institutionnels du secteur. Placé sous le thème de l'accélération de l'innovation par le numérique et la convergence HPC-IA, cet événement a pour objectif de promouvoir les avancées technologiques, de favoriser la rencontre et les collaborations entre recherche et industrie, et de soutenir la compétitivité des entreprises françaises et européennes.

Au-delà d'un programme dense d'ateliers, de tables rondes et des keynotes, le Forum Teratec est le seul espace en France où l'on peut rencontrer en deux jours les acteurs qui construisent concrètement l'infrastructure numérique de demain. Cette année, son plateau d'exposants est particulièrement révélateur des ruptures technologiques en cours.

La France en pointe sur le quantique

Si le calcul quantique concentre toutes les annonces, peu d'événements permettent de rencontrer les équipes qui le construisent réellement. Le Forum Teratec en réunit deux parmi les plus avancées de l'écosystème français, avec des paris technologiques radicalement différents.

- **Quandela** : Fondée à Paris en 2017, Quandela a misé sur les qubits photoniques, basés sur des photons de lumière plutôt que sur des supraconducteurs refroidis à -273 degrés. Ses ordinateurs quantiques fonctionnent à température ambiante, s'interfacent avec les réseaux de fibres optiques existants et sont accessibles en cloud via Amazon Web Services. La startup a levé plus de 50 millions d'euros et figure parmi les références mondiales de l'informatique quantique photonique. Elle anime l'une des cinq Masterclasses Quantiques du forum.
- **Quobly** : Née en 2022 des laboratoires du CEA et du CNRS, Quobly a pris un pari industriel autant que scientifique : développer des qubits de spin en silicium CMOS, compatibles avec les procédés de fabrication des semi-conducteurs classiques. L'objectif est de pouvoir produire des puces quantiques sur des lignes de production déjà existantes en Europe, sans construire une filière industrielle entièrement nouvelle. Un avantage compétitif potentiellement décisif pour la souveraineté technologique du continent.

Souveraineté numérique : le processeur et le data center

La souveraineté numérique ne se règle pas au seul niveau des algorithmes. Elle se joue aussi dans les fonderies et dans les salles de serveurs, deux maillons que l'Europe a longtemps laissés aux acteurs américains et asiatiques.

- **SiPearl** : Fondée en 2019, SiPearl développe Rhea, le premier microprocesseur conçu spécifiquement pour les supercalculateurs du programme EuroHPC. La startup répond à une question devenue urgente : peut-on construire une infrastructure de calcul de classe mondiale sans dépendre exclusivement de puces Intel ou AMD ? Rhea, basé sur l'architecture ARM, est une réponse industrielle concrète à cet enjeu de souveraineté. Vincent Casillas, CTO de SiPearl, est keynote speaker du forum.
- **Eclairion** : conçoit et opère des AI factories, des data centers de nouvelle génération spécialement optimisés pour les clusters IA à haute densité. Ses installations accueillent des racks dépassant 100 kW de puissance électrique (contre 10 à 15 kW dans un data center classique), grâce à des systèmes de refroidissement liquide avancé et une alimentation en énergie décarbonée. Implantée sur quatre sites en France, dont l'un adjacent au Très Grand Centre de Calcul du CEA à Bruyères-le-Châtel, la startup compte parmi ses partenaires

Mistral AI, EDF, Engie, Bull et Nvidia. Son stand de 30 m² est le plus grand du forum.

HPC et optimisation : les acteurs de l'accélération

Disposer de machines puissantes ne suffit plus. Il faut les programmer efficacement, les relier à très grande vitesse et tirer le maximum de chaque watt investi. C'est sur ces enjeux que travaillent trois acteurs aux profils complémentaires.

- **Algodoers** : La startup développe des outils d'optimisation qui permettent aux codes scientifiques de tirer le meilleur des architectures modernes : GPU, CPU multi-coeurs, accélérateurs hybrides. La conviction qui la porte est simple. A mesure que les coûts de calcul augmentent, optimiser l'algorithme avant d'acheter davantage de matériel redevient une priorité stratégique pour les industriels.
- **Cornelis Networks** : Un supercalculateur, c'est des milliers de processeurs qui doivent s'échanger des données à très grande vitesse. Le réseau qui les relie est souvent le goulot d'étranglement que l'on voit le moins. Cornelis Networks, spin-off née de l'équipe Intel Omni-Path, développe ces solutions d'interconnexion haute vitesse qui conditionnent les performances globales d'un cluster HPC. Peu visible dans la presse grand public, cet acteur est un interlocuteur de choix pour comprendre la couche infrastructure du calcul intensif.
- **Viridien** : Anciennement CGG (géophysique pétrolière), Viridien illustre ce que peut être une transformation industrielle réussie par le calcul et la donnée. La société gère aujourd'hui l'un des plus grands centres de calcul privés d'Europe et développe des solutions d'IA pour l'analyse sismique, la modélisation du sous-sol et la transition énergétique. Jean-Yves Blanc, son VP IT Strategy, co-préside l'atelier A7 sur l'évolution des grandes infrastructures numériques européennes, une des nouvelles sessions du programme 2026.

Également présents

Le Forum Teratec réunit également des acteurs comme **Scality**, éditeur français de stockage objet dont les solutions équipent hôpitaux et centres de calcul dans le monde entier, **Schneider Electric** et **Legrand**, deux groupes français au coeur des enjeux énergétiques des data centers à l'heure de l'explosion des besoins de l'IA, **Fujifilm** dont la division stockage sur bande magnétique connaît un regain d'intérêt pour l'archivage des grandes masses de données HPC et IA.

AMD, Intel, HPE, Lenovo ISG, Bull, Ansys/Synopsys et bien d'autres...offriront aux visiteurs une vision complète de l'écosystème mondial du calcul haute performance.

Informations pratiques :
Forum Teratec - 20 et 21 octobre 2026
Palais des congrès - Paris

Plus d'informations : <https://forum-teratec.com/>

Programme complet : forum-teratec.com/conferences/conferences/

Contactez-nous si vous souhaitez échanger avec un exposant et/ou vous accréditer.

###

À propos de la 21ème édition du Forum Teratec

Le Forum Teratec est le rendez-vous annuel des acteurs du numérique haute performance en France et en Europe. Il réunit chaque année chercheurs, industriels, institutionnels et start-ups autour des enjeux du HPC, de la simulation numérique, de l'intelligence artificielle et du quantique. Créé par l'association Teratec et co-organisé avec Infora Events, il constitue un espace de référence pour les échanges scientifiques, les démonstrations technologiques et les opportunités de collaboration.

Contacts presse - Earlycom pour Forum Teratec 2026

Natacha Heurtault - nh@early-com.com - 06 12 23 58 60

Lou Ducrotois - lou.ducrotois@early-com.com - 06 85 56 60 97